高通滤波器 · 105–1800 MHz

阻带抑制 ≥40 dB (DC–65 MHz). 壳体尺寸 10 ± 0.2 × 7.5 ± 0.2 × 4 ± 0.3 mm.

射频性能

参数	数值
通带	105–1800 MHz
通带插入损耗 [1]	≤2 dB
阻带抑制 [2]	≥40 dB
电压驻波比 [1]	≤1.8:1

[1] 105–1800 MHz
[2] DC–65 MHz

设计额定值 设计值

参数	数值
工作温度	−40…+70 °C
储存温度	−55…+85 °C
承受功率	1 W

典型实测响应

频率 (MHz)	S11 电压驻波比	S22 电压驻波比	S12 损耗（dB）	S12 抑制（dB）	S12 时延（ns）
1	215.5	99.12	-70.47	-70.47	3.91
15	506.54	495.92	-49.31	-49.31	3.79
29	177.25	256.74	-55.3	-55.3	-15.77
44	57.37	79.43	-47.9	-47.9	-8.53
58	24.22	29.45	-55.93	-55.93	-25.64
72	7.91	9.43	-29.05	-29.05	-3.07
86	1.17	1.3	-4.04	-4.04	21.65
101	1.12	1.14	-1.67	-1.67	10.54
115	1.07	1.06	-1.09	-1.09	6.3
129	1.11	1.12	-0.83	-0.83	4.41
143	1.11	1.13	-0.67	-0.67	3.34
157	1.09	1.12	-0.57	-0.57	2.61
172	1.06	1.11	-0.49	-0.49	2.15

典型实测响应

频率 (MHz)	S11 电压驻波比	S22 电压驻波比	S12 损耗（dB）	S12 抑制（dB）	S12 时延（ns）
186	1.04	1.1	-0.43	-0.43	1.81
200	1.03	1.09	-0.39	-0.39	1.56

机械规格

参数	规格值
壳体尺寸	10 ±0.2 × 7.5 ±0.2 × 4 ±0.3 mm
射频接口	表面贴装
质量等级	工业级
封装 RF 端子内缘间距	8.8 mm
PCB RF 焊盘内缘间距	8.6 mm
相对避空区内缘间距	7.2 mm
短边方向避空开口宽度	2.6 mm
封装 RF 端子宽度	1.0 mm
PCB RF 焊盘短边方向宽度	1.2 mm
封装 RF 端子缺口直径	Ø0.6 mm

安装与 PCB 布局

从底面看，两个可互换的 RF 端子分别位于相对短边的中央，底面斜线区为 GND。分别将 50 Ω 馈线接到居中的 PCB 射频焊盘，与接地铜箔保持间距，并在安装区域周围及下方布置接地过孔。 推荐 PCB 布局采用 RO4350B，介质厚度为 0.254 mm。 建议分腔安装。为保证接地效果，尽可能使器件的各侧面、顶面和底面与组件金属外壳贴合。接地不良会降低带外抑制性能。支持 220 °C 回流焊。清洁器件表面时请勿浸入清洗液。

文档说明

规格可能随产品更新而修订。设计定版前，请向 LCRF 确认当前文档版本及具体产品要求；最终供货配置以经确认的报价和订单文件为准。