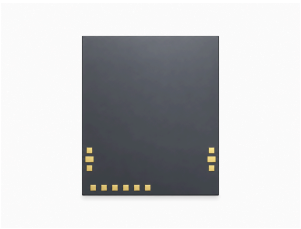
7000–13000 MHz 3 Bit GaAs MMIC Sayısal Zaman Geciktirici Çıplak Yonga

LCI-TTD-7000-13000-3B, 7000–13000 MHz için gecikme yollarını ve paralel TTL kontrol sürücüsünü birleştiren 3 bit GaAs pHEMT sayısal zaman geciktirici çıplak yongadır.



Zaman gecikmesi: 52 ps (tipik) (T1; t_nom = 52 ps); Zaman gecikmesi: 208 ps (tipik) (T3; t_nom = 208 ps); Ekleme kaybı: 9 dB (tipik). Yonga boyutları: 2.5 × 2.9 × 0.1 mm.

RF özellikleri

TA = +25 °C; VEE = -5 V

Parametre	Sembol	Minimum	Tipik	Maksimum	Değer	Birim
Çalışma frekansı	-	7000	-	13000	-	MHz
Ekleme kaybı	-	-	9	-	-	dB
Zaman gecikmesi (T1)	-	-	52	-	T1; t_nom = 52 ps	ps
Zaman gecikmesi (T2)	-	-	104	-	T2; t_nom = 104 ps	ps
Zaman gecikmesi	-	-	208	-	T3; t_nom = 208 ps	ps
Gecikmeye bağlı genlik değişimi	-	-	±0.3	-	-	dB
Giriş VSWR	-	-	1.3	-	-	-
Çıkış VSWR	-	-	1.3	-	-	-

DC kutuplama ve akım

TA = +25 °C

Parametre	Sembol	Minimum	Tipik	Maksimum	Birim
Negatif besleme gerilimi	-	-5.3	-5	-4.7	V
Negatif besleme durgun akımı	-	-	0.003	-	A
Giriş sürme akımı [1]	-	-	0.2	-	mA
Yüksek seviye giriş gerilimi	-	3	-	5	V
Düşük seviye giriş gerilimi	-	0	-	0.4	V

[1] VIH = +5 V; TTL

Sınır değerler

Parametre	Sembol	Minimum	Tipik	Maksimum	Birim
Minimum negatif besleme gerilimi	-	-6	-	-	V
Giriş sürme akımı	-	-	-	0.3	mA
En yüksek giriş gücü	-	-	-	25	dBm

Çevresel koşullar

Parametre	Sembol	Minimum	Tipik	Maksimum	Birim
Depolama sıcaklığı	-	-65	-	150	°C
Çalışma sıcaklığı	-	-55	-	85	°C

Bağlama pedi atamaları

Uçlar	Sembol	İşlev	Notlar
1, 3, 4, 6	GND	Toprak; tel bağlama gerekmez	-
2	RF1	RF portu	1
5	RF2	RF portu	2
7, 11	VEE	DC kutuplama	−5 V
8	T1	Gecikme kontrolü	0.5λ; TTL
9	T2	Gecikme kontrolü	λ; TTL
10	T3	Gecikme kontrolü	2λ; TTL
12	GND	Toprak; tel bağlama gerekmez	-

Kontrol doğruluk tablosu

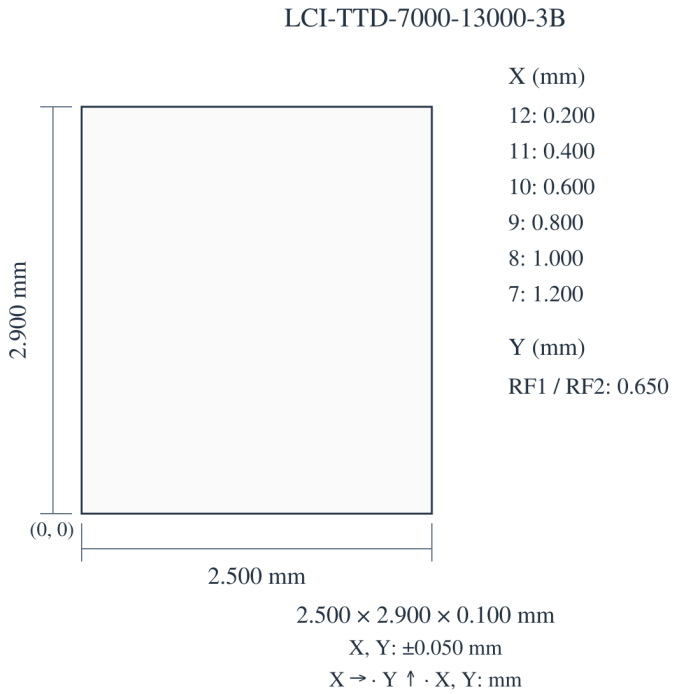
0 = 0 V; 1 = +5 V

Durum	T3	T2	T1
Referans durumu	0	0	0
0.5λ (52 ps)	0	0	1
λ (104 ps)	0	1	0
2λ (208 ps)	1	0	0

Yonga boyutları

Parametre	Değer	Birim
Yonga boyutları	2.5 × 2.9 × 0.1	mm

Seçilmiş ölçüleri mm cinsinden gösteren referans çizimi. Üretim ve tel bağlama için eksiksiz çizimleri kullanın.



Güncel yayın kaydı · 1.7 · 2026-11-12. Ürün açıklaması veya editoryal içerik güncellendi. Yerine geçtiği revizyon 1.6.

Yonga entegrasyonu ve kutuplama sırası

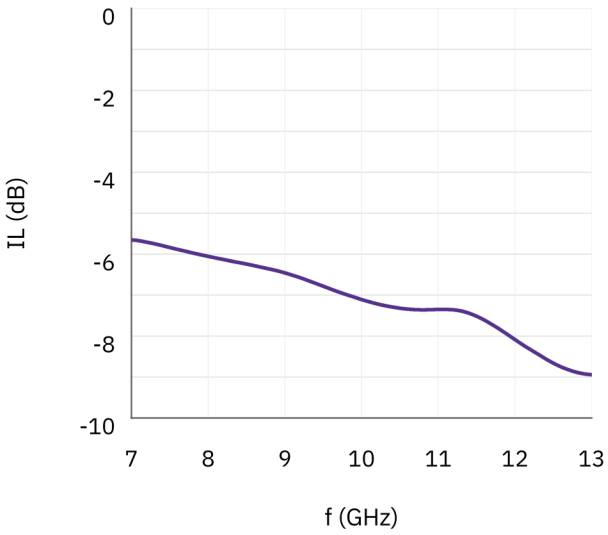
Kontrol arayüzü: Paralel TTL kontrolü.

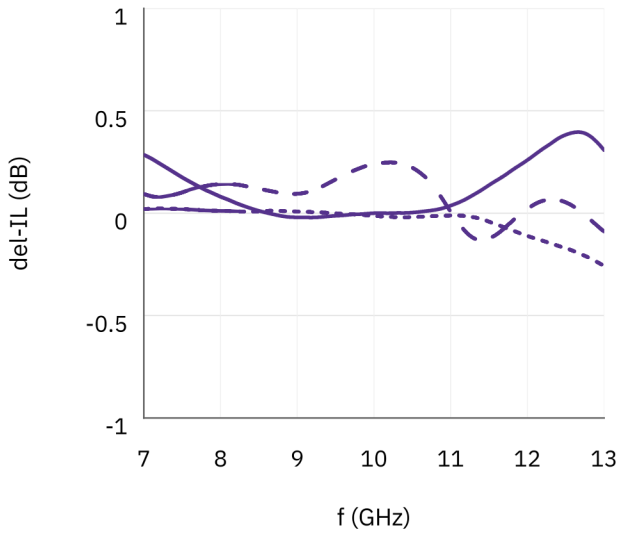
Performans eğrileri

Her şekli, belirtilen çalışma koşullarıyla birlikte değerlendirin.

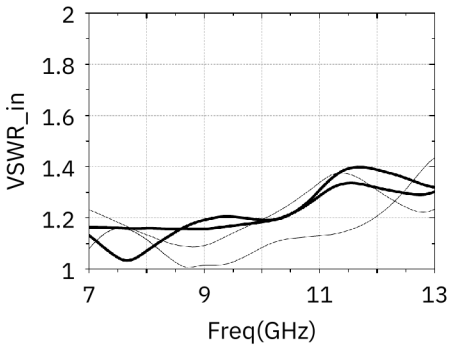
Ekleme kaybı; Gecikmeye bağlı genlik değişimi.

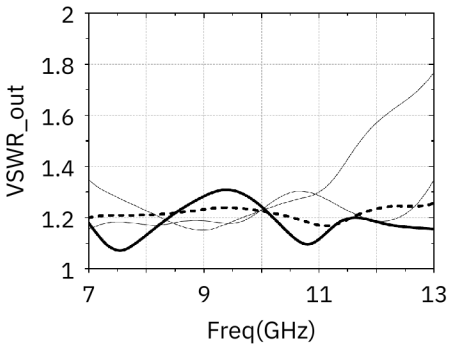
Okunan değerler yaklaşıktır.

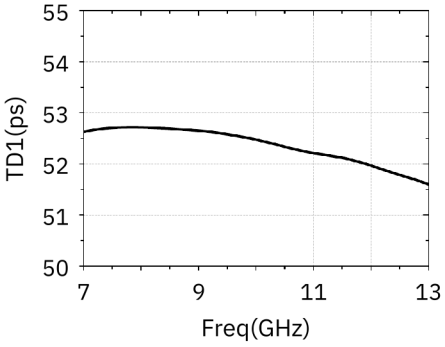


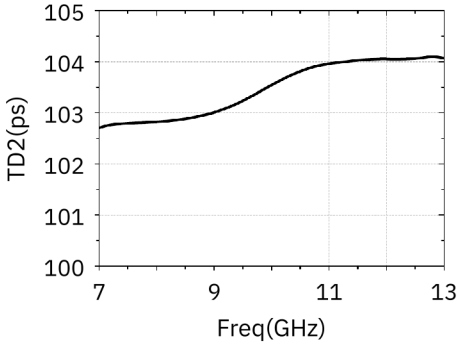


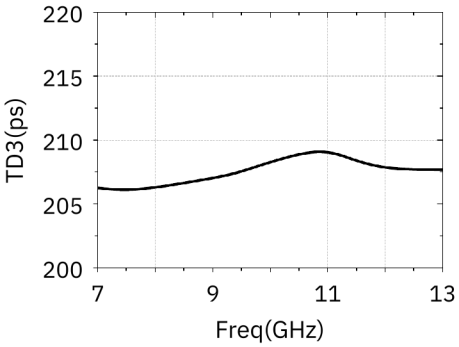
Giriş uyumu; Çıkış uyumu; TD1/TD2/TD3(ps). Çizilen büyüklükler TD1/TD2/TD3(ps) değerleridir. 52/104/208 ps nominal gecikmelerdir. Gecikme hatası, doğruluğu ve etiketsiz izlerin durumları belirtilmemiştir.











Belge notu

Teknik özellikler revize edilebilir. Tasarımı kesinleştirmeden önce güncel belge revizyonunu ve ürüne özel gereksinimleri LCRF ile doğrulayın. Onaylı teklif ve sipariş belgeleri tedarik edilen yapılandırmayı tanımlar.