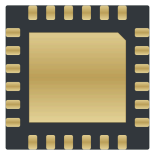
# 14000–18000 MHz Sayısal Faz Kaydırıcı Entegresi — 6-bit; RMS 1.2° (tipik)

LCI-PS-14000-18000-6B-C · 14000–18000 MHz · Sayısal Faz Kaydırıcı Entegresi.



RF tablosundaki değerler: 64 durum için RMS faz hatası 1.2 ° (tipik); Faz kaydırmaya bağlı genlik değişimi ±0.3 dB (tipik); Giriş VSWR 1.5 (tipik); Çıkış VSWR 1.3 (tipik). RF test koşulları: TA = +25 °C.

QFN24

RF portları harici DC bloklama kapasitörü gerektirir.

TTL: H = 5 V; L = 0 V; φref: P1–P6 = L

P1 = H → Δφ = 5.625°

P2 = H → Δφ = 11.25°

P3 = H → Δφ = 22.5°

P4 = H → Δφ = 45°

P5 = H → Δφ = 90°

P6 = H → Δφ = 180°

T_peak ≤ 260 °C

RF: 3, 16

VEE: 6

P1: 7

P2: 8

P3: 9

P4: 10

P5: 11

P6: 12

## RF özellikleri TA = +25 °C

| Parametre | Sembol | Minimum | Tipik | Maksimum | Birim |
|---|---|---|---|---|---|
| Çalışma frekansı | f | 14000 | - | 18000 | MHz |
| Faz kaydırma aralığı | - | 5.625 | - | - | ° |
| Ekleme kaybı | - | - | -7.4 | - | dB |
| 64 durum için RMS faz hatası | - | - | 1.2 | - | ° |
| Faz kaydırmaya bağlı genlik değişimi | - | - | ±0.3 | - | dB |
| Giriş VSWR | - | - | 1.5 | - | - |

## RF özellikleri TA = +25 °C

| Parametre | Sembol | Minimum | Tipik | Maksimum | Birim |
|---|---|---|---|---|---|
| Çıkış VSWR | - | - | 1.3 | - | - |

## DC kutuplama ve akım TA = +25 °C

| Parametre | Sembol | Minimum | Tipik | Maksimum | Birim |
|---|---|---|---|---|---|
| Negatif besleme gerilimi | - | -5.3 | -5 | -4.7 | V |
| Negatif besleme durgun akımı | - | - | 0.003 | - | A |
| Giriş sürme akımı [1] | - | - | 0.0002 | - | A |
| Yüksek seviye giriş gerilimi | - | 4 | - | 5 | V |
| Düşük seviye giriş gerilimi | - | 0 | - | 0.4 | V |

[1] VIH = 5 V; TTL

## Uç atamaları

| Sembol | Uçlar | İşlev |
|---|---|---|
| GND | 2,4,15,17 | Toprak |
| NC | 1,5,13,14,18,19,20,21,22,23,24 | Bağlantısız |

## Kontrol doğruluk tablosu

| Durum | P1 | P2 | P3 | P4 | P5 | P6 |
|---|---|---|---|---|---|---|
| Referans durumu | L | L | L | L | L | L |
| 5.625° | H | L | L | L | L | L |
| 11.25° | L | H | L | L | L | L |
| 22.5° | L | L | H | L | L | L |
| 45° | L | L | L | H | L | L |
| 90° | L | L | L | L | H | L |
| 180° | L | L | L | L | L | H |

## Entegrasyon notları

QFN24 RF portları harici DC bloklama kapasitörü gerektirir. TTL: H = 5 V; L = 0 V; φref: P1–P6 = L P1 = H → Δφ = 5.625° P2 = H → Δφ = 11.25° P3 = H → Δφ = 22.5° P4 = H → Δφ = 45° P5 = H → Δφ = 90° P6 = H → Δφ = 180° T_peak ≤ 260 °C RF: 3, 16 VEE: 6 P1: 7 P2: 8 P3: 9 P4: 10 P5: 11 P6: 12

**Belge notu**

Teknik özellikler revize edilebilir. Tasarımı kesinleştirmeden önce güncel belge revizyonunu ve ürüne özel gereksinimleri LCRF ile doğrulayın. Onaylı teklif ve sipariş belgeleri tedarik edilen yapılandırmayı tanımlar.