14000–18000 MHz Die atenuador digital GaAs MMIC de 6 bits

LCI-ATT-14000-18000-6B-D é um die atenuador digital GaAs pHEMT de 6 bits para 14000–18000 MHz, com ajuste de amplitude RF em passos.

Erro RMS de atenuação: 0.3 dB (típico); Perda de inserção: 4 dB (máximo); Faixa de atenuação: 0.5 dB (mínimo) / 31.5 dB (máximo). Dimensões do die: 2.5 × 1.5 × 0.1 mm.



Características RF

TA = +25 °C

Parâmetro	Símbolo	Mínimo	Típico	Máximo	Unidade
Frequência de operação	-	14000	-	18000	MHz
Perda de inserção	-	-	-	4	dB
Faixa de atenuação	-	0.5	-	31.5	dB
Erro RMS de atenuação	-	-	0.3	-	dB
Variação de fase induzida pela atenuação	-	-	±2	-	°
VSWR de entrada	-	-	1.75	-	-
VSWR de saída	-	-	1.5	-	-

Polarização DC e correntes

Parâmetro	Símbolo	Mínimo	Típico	Máximo	Valor	Unidade
Tensão de alimentação negativa	-	-	-	-	-5	V
Tensão de controle	-	-	-	-	0 / +5	V
Passo de atenuação	-	-	-	-	0.5	dB

Valores limite

Parâmetro	Símbolo	Mínimo	Típico	Máximo	Unidade
Potência de entrada máxima	-	-	-	25	dBm

Condições ambientais

Parâmetro	Símbolo	Mínimo	Típico	Máximo	Unidade
Temperatura de armazenamento	-	-65	-	150	°C
Temperatura de operação	-	-55	-	85	°C

Atribuição dos pads de ligação

Terminais	Símbolo	Função	Observações
1, 3, 4, 6	GND	Terra; não requer fio de ligação	-
2	RF_in	Entrada RF	-
5	RF_out	Saída RF	-
13	VE	Polarização DC	–5 V
7	A1	Controle de atenuação	0.5 dB; 0 / +5 V
8	A2	Controle de atenuação	1 dB; 0 / +5 V
9	A3	Controle de atenuação	2 dB; 0 / +5 V
10	A4	Controle de atenuação	4 dB; 0 / +5 V
11	A5	Controle de atenuação	8 dB; 0 / +5 V
12	A6	Controle de atenuação	16 dB; 0 / +5 V

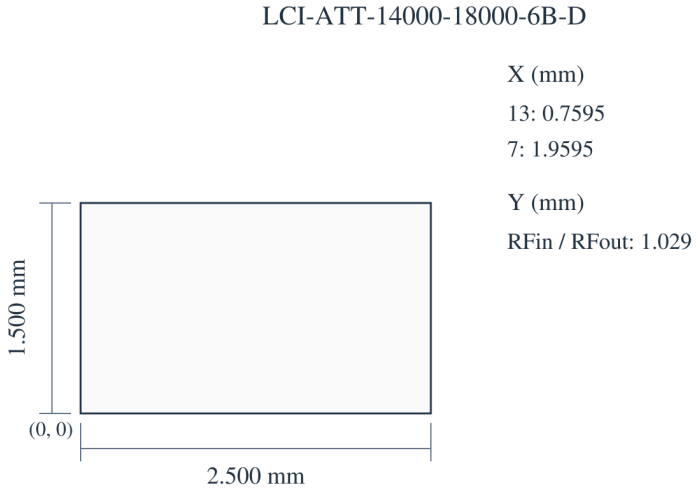
Tabela de estados de controle

Estado	A1	A2	A3	A4	A5	A6
Estado de referência	0 V	0 V	0 V	0 V	0 V	0 V
0.5 dB	5 V	0 V	0 V	0 V	0 V	0 V
1 dB	0 V	5 V	0 V	0 V	0 V	0 V
2 dB	0 V	0 V	5 V	0 V	0 V	0 V
4 dB	0 V	0 V	0 V	5 V	0 V	0 V
8 dB	0 V	0 V	0 V	0 V	5 V	0 V
16 dB	0 V	0 V	0 V	0 V	0 V	5 V

Dimensões do die

Parâmetro	Valor	Unidade
Dimensões do die	2.5 × 1.5 × 0.1	mm

Desenho de referência com algumas cotas em mm. Use os desenhos completos para fabricação e ligação por fios.



2.500 × 1.500 × 0.100 mm
X, Y: ±0.050 mm
X → · Y ↑ · X, Y: mm

Registro da publicação atual · 1.6 · 2026-11-12. Atualização da descrição ou do conteúdo editorial. Substitui a revisão 1.5.

Integração do die e sequência de polarização

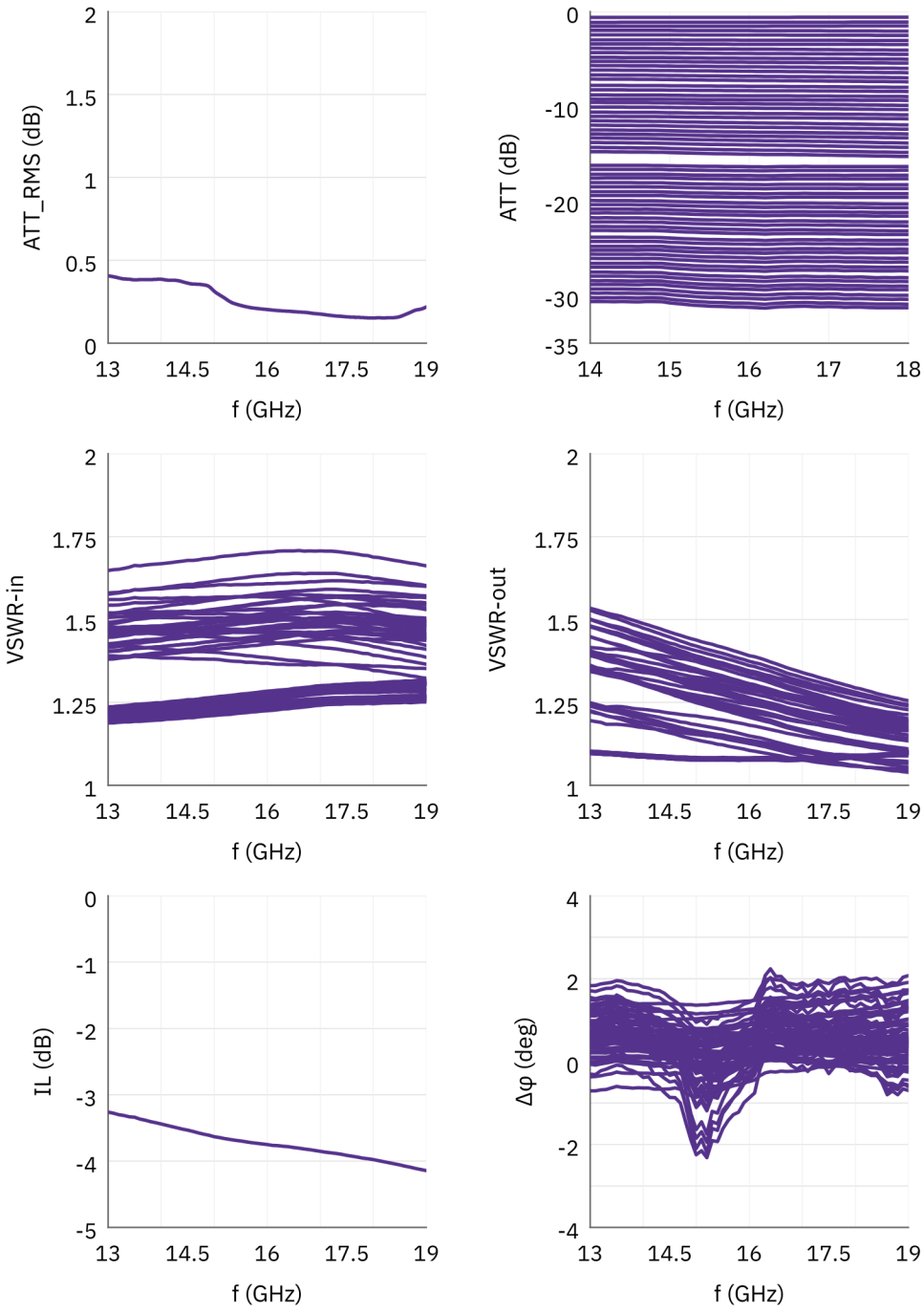
Interface de controle: Controle TTL paralelo.

Curvas de desempenho

Considere as condições de operação indicadas em cada figura.

Perda de inserção; Casamento de entrada; Casamento de saída; Atenuação; Erro RMS de atenuação; ΔPHS.

As leituras são aproximadas. O último gráfico deve ser lido pelo eixo vertical delta_PHS (deg), que indica a variação de fase em graus.



Aviso do documento

As especificações podem ser revisadas. Antes de concluir o projeto, confirme com a LCRF a revisão vigente e os requisitos específicos do produto. A proposta aprovada e a documentação do pedido definem a configuração fornecida.