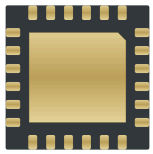
14000–18000 MHz 디지털 위상 천이기 IC — 6-bit; RMS 1.2° (대표값)

LCI-PS-14000-18000-6B-C · 14000–18000 MHz · 디지털 위상 천이기 IC.



RF 전기 특성표의 규격값: 64상태 위상 RMS 오차 1.2 ° (대표값); 위상 천이에 따른 진폭 변동 ±0.3 dB (대표값); 입력 VSWR 1.5 (대표값); 출력 VSWR 1.3 (대표값). RF 측정 조건: TA = +25 °C.

QFN24

RF 포트에 외장 DC 차단 커패시터가 필요합니다.

TTL: H = 5 V; L = 0 V; φref: P1–P6 = L

P1 = H → Δφ = 5.625°

P2 = H → Δφ = 11.25°

P3 = H → Δφ = 22.5°

P4 = H → Δφ = 45°

P5 = H → Δφ = 90°

P6 = H → Δφ = 180°

T_peak ≤ 260 °C

RF: 3, 16

VEE: 6

P1: 7

P2: 8

P3: 9

P4: 10

P5: 11

P6: 12

RF 특성 TA = +25 °C

항목	기호	최솟값	일반값	최댓값	단위
동작 주파수	f	14000	-	18000	MHz
위상 천이 범위	-	5.625	-	-	°
삽입 손실	-	-	-7.4	-	dB
64상태 위상 RMS 오차	-	-	1.2	-	°
위상 천이에 따른 진폭 변동	-	-	±0.3	-	dB
입력 VSWR	-	-	1.5	-	-
출력 VSWR	-	-	1.3	-	-

DC 바이어스 및 전류 TA = +25 °C

항목	기호	최솟값	일반값	최댓값	단위
음전원 전압	-	-5.3	-5	-4.7	V
음전원 정지 전류	-	-	0.003	-	A
입력 구동 전류 [1]	-	-	0.0002	-	A
입력 High 레벨 전압	-	4	-	5	V
입력 Low 레벨 전압	-	0	-	0.4	V

[1] VIH = 5 V; TTL

핀 배치

기호	핀 번호	기능
GND	2,4,15,17	접지
NC	1,5,13,14,18,19,20,21,22,23,24	미연결

제어 진리표

상태	P1	P2	P3	P4	P5	P6
기준 상태	L	L	L	L	L	L
5.625°	H	L	L	L	L	L
11.25°	L	H	L	L	L	L
22.5°	L	L	H	L	L	L
45°	L	L	L	H	L	L
90°	L	L	L	L	H	L
180°	L	L	L	L	L	H

통합 설계 안내

QFN24 RF 포트에 외장 DC 차단 커패시터가 필요합니다. TTL: H = 5 V; L = 0 V; φref: P1–P6 = L P1 = H → Δφ = 5.625° P2 = H → Δφ = 11.25° P3 = H → Δφ = 22.5° P4 = H → Δφ = 45° P5 = H → Δφ = 90° P6 = H → Δφ = 180° T_peak ≤ 260 °C RF: 3, 16 VEE: 6 P1: 7 P2: 8 P3: 9 P4: 10 P5: 11 P6: 12

문서 안내

제품 업데이트에 따라 사양이 개정될 수 있습니다. 설계를 확정하기 전에 현재 문서 개정판과 제품별 요구 사항을 LCRF에 확인하십시오. 공급 구성은 승인된 견적서와 주문 문서에 따라 정의됩니다.