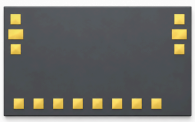
DC–8000 MHz 6비트 GaAs MMIC 디지털 감쇠기 베어 다이

LCI-ATT-DC-8000-6B은 DC–8000 MHz용 6비트 GaAs pHEMT 디지털 감쇠기 베어 다이로, RF 진폭을 단계적으로 조절합니다.

감쇠 RMS 오차: 0.2 dB (대표값); 삽입 손실: 1.6 dB (대표값); 감쇠 범위: 0.5 dB (최솟값) / 31.5 dB (최댓값). 다이 치수: 1.9 × 1.1 × 0.1 mm.



RF 특성 TA = +25 °C

항목	기호	최솟값	일반값	최댓값	값	단위
동작 주파수	-	0	-	8000	DC–8000	MHz
삽입 손실	-	-	1.6	-	-	dB
감쇠 범위	-	0.5	-	31.5	-	dB
감쇠 RMS 오차	-	-	0.2	-	-	dB
감쇠에 따른 위상 변동	-	-	±3	-	-	°
입력 VSWR	-	-	1.3	-	-	-
출력 VSWR	-	-	1.4	-	-	-

DC 바이어스 및 전류

항목	기호	최솟값	일반값	최댓값	값	단위
음전원 정지 전류	-	-	0.0065	-	-	A
음전원 전압	-	-	-	-	-5	V
입력 High 레벨 전압	-	3.3	-	5	-	V
입력 Low 레벨 전압	-	-	-	-	0	V
감쇠 스텝	-	-	-	-	0.5	dB

한계값

항목	기호	최솟값	일반값	최댓값	단위
최대 입력 전력	-	-	-	25	dBm

환경 사양

항목	기호	최솟값	일반값	최댓값	단위
보관 온도	-	-65	-	150	°C
동작 온도	-	-55	-	85	°C

본딩 패드 배치

핀 번호	기호	기능	비고
1, 3, 4, 6	GND	접지, 와이어 본딩 불필요	-
2	RF_in	RF 입력	-
5	RF_out	RF 출력	-
7, 14	VEE	DC 바이어스	−5 V
8	A1	감쇠 제어	0.5 dB; 0 / +3.3 V / +5 V
9	A2	감쇠 제어	1 dB; 0 / +3.3 V / +5 V
10	A3	감쇠 제어	2 dB; 0 / +3.3 V / +5 V
11	A4	감쇠 제어	4 dB; 0 / +3.3 V / +5 V
12	A5	감쇠 제어	8 dB; 0 / +3.3 V / +5 V
13	A6	감쇠 제어	16 dB; 0 / +3.3 V / +5 V

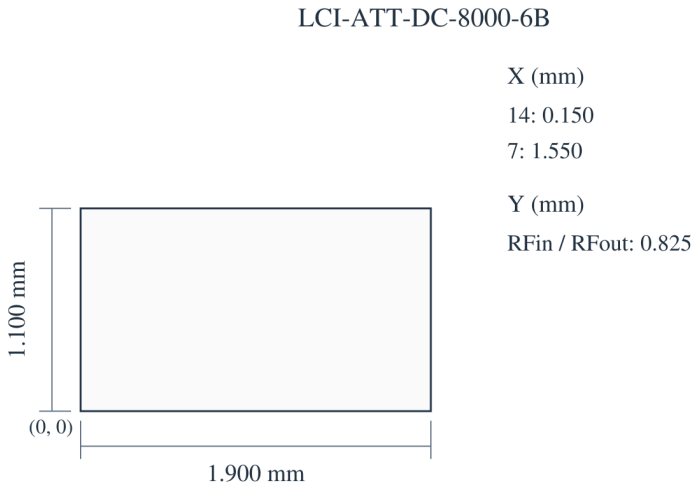
제어 진리표 0 = 0 V; 1 = +3.3–5 V

상태	A6	A5	A4	A3	A2	A1
기준 상태	0	0	0	0	0	0
0.5 dB	0	0	0	0	0	1
1 dB	0	0	0	0	1	0
2 dB	0	0	0	1	0	0
4 dB	0	0	1	0	0	0
8 dB	0	1	0	0	0	0
16 dB	1	0	0	0	0	0

다이 치수

항목	값	단위
다이 치수	1.9 × 1.1 × 0.1	mm

일부 치수를 mm 단위로 표시한 참고 도면입니다. 제작 및 와이어 본딩에는 전체 도면을 사용하십시오.



현재 발행 기록 · 1.6 · 2026-11-12. 제품 설명 또는 편집 내용을 업데이트했습니다. 대체하는 개정판 1.5.

다이 실장과 바이어스 인가 순서

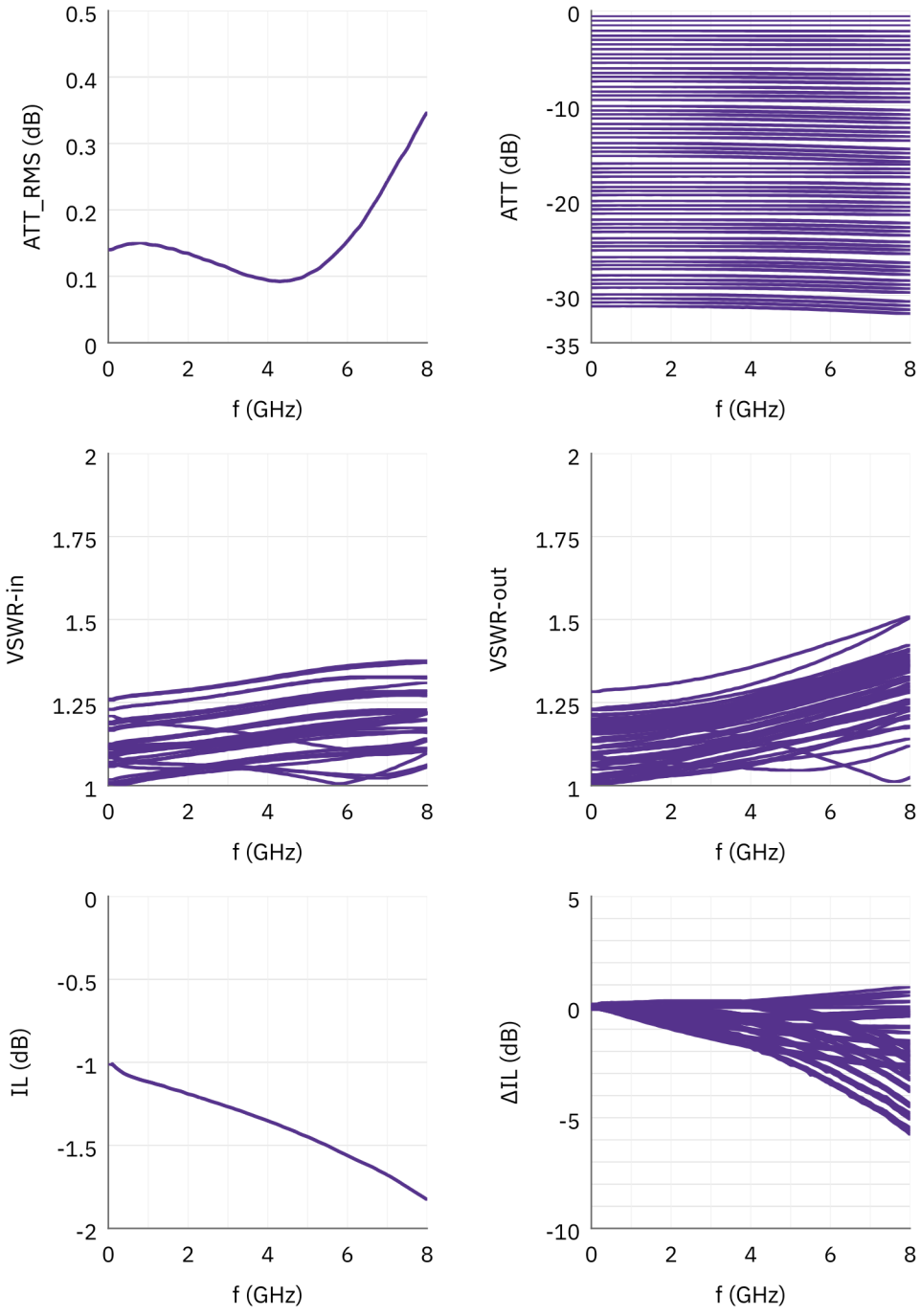
제어 인터페이스: 병렬 TTL 제어.

성능 특성 곡선

각 그림에 명시된 동작 조건과 함께 확인하십시오.

삽입 손실; 입력 정합; 출력 정합; 감쇠량; 감쇠 RMS 오차; ΔIL.

판독값은 근삿값입니다. 마지막 그래프는 삽입 손실 변동을 나타내는 세로축 delta_IL (dB)를 기준으로 읽습니다.



문서 안내

제품 업데이트에 따라 사양이 개정될 수 있습니다. 설계를 확정하기 전에 현재 문서 개정판과 제품별 요구 사항을 LCRF에 확인하십시오. 공급 구성은 승인된 견적서와 주문 문서에 따라 정의됩니다.