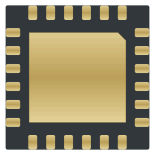
100–8000 MHz 디지털 스텝 감쇠기 IC — 6-bit; 0.5 dB

LCI-ATT-100-8000-6B · 100–8000 MHz · 디지털 스텝 감쇠기 IC.

RF 전기 특성표의 규격값: 감쇠 범위 0.5–31.5 dB; 감쇠 정확도 0.2 dB (대표값); 삽입 손실 2 dB (대표값). RF 측정 조건: TA = +25 °C.



QFN24

RF 포트에 외장 DC 차단 커패시터가 필요합니다.

TTL: H = 5 V; L = 0 V; Aref: A1–A6 = L

A1 = H → ΔA = 0.5 dB

A2 = H → ΔA = 1 dB

A3 = H → ΔA = 2 dB

A4 = H → ΔA = 4 dB

A5 = H → ΔA = 8 dB

A6 = H → ΔA = 16 dB

T_peak ≤ 260 °C

RF: 4, 15

VEE: 6

GND: 3, 5, 14, 16

A1: 12

A2: 11

A3: 10

A4: 9

A5: 8

A6: 7

RF 특성 TA = +25 °C

항목	기호	최솟값	일반값	최댓값	단위
동작 주파수	f	100	-	8000	MHz
삽입 손실	-	-	2	-	dB
감쇠 범위	-	0.5	-	31.5	dB
감쇠 정확도	-	-	0.2	-	dB
감쇠에 따른 위상 변동	-	-	±3	-	°
입력 VSWR	-	-	1.3	-	-

RF 특성 TA = +25 °C

항목	기호	최솟값	일반값	최댓값	단위
출력 VSWR	-	-	1.3	-	-

DC 바이어스 및 전류 TA = +25 °C

항목	기호	최솟값	일반값	최댓값	단위
음전원 전압	-	-5.3	-5	-4.7	V
음전원 정지 전류	-	-	0.006	-	A
입력 구동 전류 [1]	-	-	0.0002	-	A
입력 High 레벨 전압	-	4	-	5	V
입력 Low 레벨 전압	-	0	-	0.4	V

[1] VIH = 5 V; TTL

핀 배치

기호	핀 번호	기능
NC	1,2,13,17,18,19,20,21,22,23,24	미연결

제어 진리표

상태	A1	A2	A3	A4	A5	A6
기준 상태	L	L	L	L	L	L
0.5dB	H	L	L	L	L	L
1dB	L	H	L	L	L	L
2dB	L	L	H	L	L	L
4dB	L	L	L	H	L	L
8dB	L	L	L	L	H	L
16dB	L	L	L	L	L	H

통합 설계 안내

QFN24 RF 포트에 외장 DC 차단 커패시터가 필요합니다. TTL: H = 5 V; L = 0 V; Aref: A1–A6 = L A1 = H → ΔA = 0.5 dB A2 = H → ΔA = 1 dB A3 = H → ΔA = 2 dB A4 = H → ΔA = 4 dB A5 = H → ΔA = 8 dB A6 = H → ΔA = 16 dB T_peak ≤ 260 °C RF: 4, 15 VEE: 6 GND: 3, 5, 14, 16 A1: 12 A2: 11 A3: 10 A4: 9 A5: 8 A6: 7

문서 안내

제품 업데이트에 따라 사양이 개정될 수 있습니다. 설계를 확정하기 전에 현재 문서 개정판과 제품별 요구 사항을 LCRF에 확인하십시오. 공급 구성은 승인된 견적서와 주문 문서에 따라 정의됩니다.