表面実装ローパスフィルタ・DC–4.7 MHz

基板設計前に 50 Ω の接続、表面実装用ランド形状、パッケージ寸法 18.8 × 11.18 × 6.86 mm を確認してください。

RF 特性

項目	値
通過帯域	DC–4.7 MHz
通過帯域内挿入損失 [1]	≤1.0 dB
阻止域減衰量 [2]	≥20 dB
阻止域減衰量 [3]	≥40 dB
VSWR [1]	1.25:1 (代表値)
−3 dB 周波数	5.6 MHz

[1] DC–4.7 MHz
[2] 6.6 MHz
[3] 7.4–1200 MHz

設計定格 設計保証

項目	値
許容電力	0.5 W
動作温度	−40…+85 °C
保存温度	−55…+100 °C

代表実測応答

周波数 (MHz)	S11 VSWR	S22 VSWR	S12 損失（dB）	S12 遅延（ns）
0.01	1.04	1.04	0.27	239.61
1	1.04	1.03	-0.11	228.89
1	1.04	1.03	-0.11	228.89
2	1.12	1.11	-0.18	237.78
3	1.05	1.09	-0.37	256.9
4	1.14	1.13	-0.41	332
4	1.14	1.13	-0.41	332
5	1.77	1.77	-1.13	586.19
6	91.37	65.21	-21.07	176.35
6	91.37	65.21	-21.07	176.35

代表実測応答

周波数 (MHz)	S11 VSWR	S22 VSWR	S12 損失（dB）	S12 遅延（ns）
7	120.18	133.78	-38.45	-32.83
8	91.4	118.93	-51.71	581.87
9	77.67	104.55	-59.44	1835.08
9	77.67	104.55	-59.44	1835.08
10	67.8	94.42	-59.57	3924.54

機械仕様

項目	値
パッケージ寸法	18.8 ±0.2 × 11.18 ±0.2 × 6.86 ±0.2 mm
RF インピーダンス	50 Ω
実装方式	表面実装
RF 端子	1, 8
グラウンド端子	2, 3, 4, 5, 6, 7
品質グレード	産業用
はんだパッド寸法	1.52 × 1.4 mm
同列の隣接パッド中心間ピッチ	5.08 mm
パッド配列の外縁間寸法	16.76 × 11.94 mm

基板実装

清掃時は製品の表面を拭き、洗浄液に浸さないでください。 190 °C のリフローはんだ付けに対応します。 PCBランドパターンは4パッドずつの2列です。端子1が左上となる底面視で、上段は1、3、5、7、下段は2、4、6、8です。端子1と8はRF入出力用です。端子2～7はグラウンドに接続します。 底面視で端子1の切り欠き幅は1.52 mm、上端からの奥行きは1.02 mmです。端子2と4の中心間隔は5.08 mmで、端子2の中心は左端から1.78 mmです。端子8のメタライズ部は右端から3.54 mm、下端から2.22 mmの範囲です。

文書に関する注意

仕様は製品の更新に伴い改訂される場合があります。設計を確定する前に、現行の文書改訂版と製品固有の要件を LCRF に確認してください。供給構成は承認済みの見積書および注文書類で定義されます。