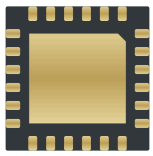
100–8000 MHz デジタル・ステップ・アッテネータ IC — 6-bit; 0.5 dB

LCI-ATT-100-8000-6B · 100–8000 MHz · デジタル・ステップ・アッテネータ IC.



RF 電気特性表の規定値: 減衰範囲 0.5–31.5 dB; 減衰精度 0.2 dB (標準値); 挿入損失 2 dB (標準値). RF 測定条件: TA = +25 °C.

QFN24

RF ポートに外付け DC ブロック・コンデンサが必要です。

TTL: H = 5 V; L = 0 V; Aref: A1–A6 = L

A1 = H → ΔA = 0.5 dB

A2 = H → ΔA = 1 dB

A3 = H → ΔA = 2 dB

A4 = H → ΔA = 4 dB

A5 = H → ΔA = 8 dB

A6 = H → ΔA = 16 dB

T_peak ≤ 260 °C

RF: 4, 15

VEE: 6

GND: 3, 5, 14, 16

A1: 12

A2: 11

A3: 10

A4: 9

A5: 8

A6: 7

RF 特性 TA = +25 °C

項目	記号	最小値	代表値	最大値	単位
動作周波数	f	100	-	8000	MHz
挿入損失	-	-	2	-	dB
減衰範囲	-	0.5	-	31.5	dB
減衰精度	-	-	0.2	-	dB
減衰による位相変動	-	-	±3	-	°
入力 VSWR	-	-	1.3	-	-

RF 特性 TA = +25 °C

項目	記号	最小値	代表値	最大値	単位
出力 VSWR	-	-	1.3	-	-

DC バイアスと電流 TA = +25 °C

項目	記号	最小値	代表値	最大値	単位
負電源電圧	-	-5.3	-5	-4.7	V
負電源静止電流	-	-	0.006	-	A
入力駆動電流 [1]	-	-	0.0002	-	A
入力Highレベル電圧	-	4	-	5	V
入力Lowレベル電圧	-	0	-	0.4	V

[1] VIH = 5 V; TTL

ピン配置

記号	ピン番号	機能
NC	1,2,13,17,18,19,20,21,22,23,24	未接続

制御真理値表

状態	A1	A2	A3	A4	A5	A6
基準状態	L	L	L	L	L	L
0.5dB	H	L	L	L	L	L
1dB	L	H	L	L	L	L
2dB	L	L	H	L	L	L
4dB	L	L	L	H	L	L
8dB	L	L	L	L	H	L
16dB	L	L	L	L	L	H

実装上の注意

QFN24 RF ポートに外付け DC ブロック・コンデンサが必要です。 TTL: H = 5 V; L = 0 V; Aref: A1–A6 = L A1 = H → ΔA = 0.5 dB A2 = H → ΔA = 1 dB A3 = H → ΔA = 2 dB A4 = H → ΔA = 4 dB A5 = H → ΔA = 8 dB A6 = H → ΔA = 16 dB T_peak ≤ 260 °C RF: 4, 15 VEE: 6 GND: 3, 5, 14, 16 A1: 12 A2: 11 A3: 10 A4: 9 A5: 8 A6: 7

文書に関する注意

仕様は製品の更新に伴い改訂される場合があります。設計を確定する前に、現行の文書改訂版と製品固有の要件を LCRF に確認してください。供給構成は承認済みの見積書および注文書類で定義されます。