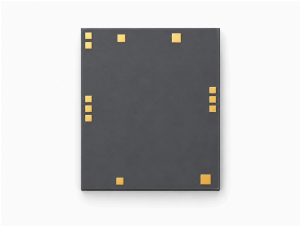
Die amplificatore di potenza GaN MMIC, 4200–7000 MHz

LCI-PA-4200-7000-PS42T è un amplificatore di potenza GaN MMIC in die non incapsulato per 4200–7000 MHz. Supporta il funzionamento CW e impulsato.



Valori della tabella RF: PSAT 42 dBm (tipico); Guadagno di potenza 22 dB (tipico); PAE 45% (tipico). Condizioni di prova RF: TA = +25 °C; Vd = +28 V; Vg = -2.8 V; Pin = 20 dBm; τ = 100 µs; D = 10%.

Dimensioni del die: 2.4 × 2.821 mm. Lo spessore non è specificato.

È possibile utilizzare uno dei pad di gate collegati internamente.

Caratteristiche RF

TA = +25 °C; Vd = +28 V; Vg = -2.8 V; Pin = 20 dBm; τ = 100 µs; D = 10%

Parametro	Simbolo	Minimo	Tipico	Massimo	Unità
Frequenza operativa	f	4200	-	7000	MHz
Potenza di uscita satura	Psat	41.8	42	-	dBm
Guadagno di potenza	Gp	21.8	22	-	dB
Planarità del guadagno di potenza	ΔGp	-	-	±0.5	dB
Efficienza di potenza aggiunta	PAE	39	45	-	%
Guadagno per piccoli segnali	S21	31	32	33	dB
Planarità del guadagno per piccoli segnali	ΔS21	-	-	±2	dB
VSWR di ingresso	VSWR(in)	-	1.8	2	-

Polarizzazione DC e correnti

Parametro	Simbolo	Minimo	Tipico	Massimo	Valore	Unità
Tensione di drain	Vd	-	28	-	-	V
Tensione di gate	Vg	-	-2.8	-	-	V
Corrente di drain a riposo	Id	-	-	-	0.2 (Vd = +28 V)	A

Valori limite

Valori limite; non sono punti di lavoro normali.

Parametro	Simbolo	Minimo	Tipico	Massimo	Unità
Tensione drain-source massima	Vd	-	-	32	V
Polarizzazione minima del gate	Vg	-5	-	-	V
Potenza di ingresso massima	Pin	-	-	30	dBm
Temperatura di stoccaggio	TSTG	-65	-	150	°C

Valori limite

Valori limite; non sono punti di lavoro normali.

Parametro	Simbolo	Minimo	Tipico	Massimo	Unità
Temperatura massima del canale	Top	-	-	200	°C

Dimensioni del die

Parametro	Valore	Unità
Dimensioni del die	2.4 × 2.821	mm
Tolleranza del profilo in pianta	±100 (Solo profilo in pianta; la tolleranza dello spessore non è specificata.)	µm

Pubblicazione corrente · 1.7 · 2026-11-12. Aggiornamento della descrizione o dei contenuti editoriali. Sostituisce la revisione 1.6.

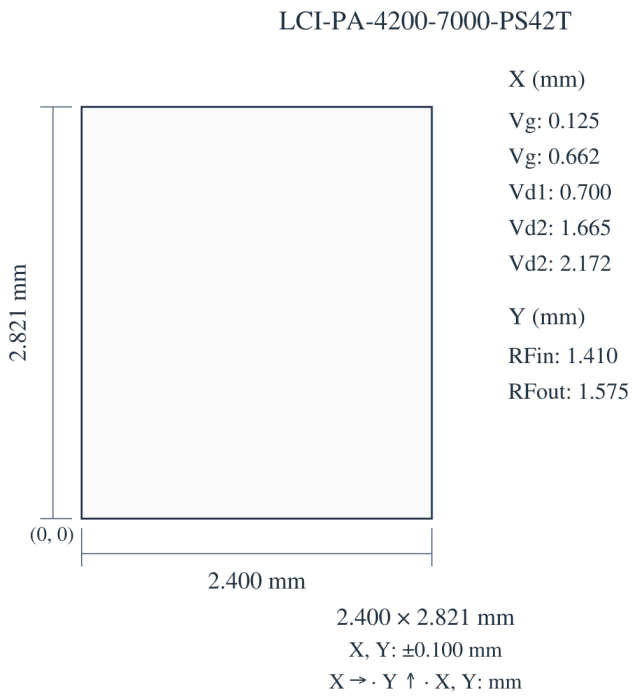
Integrazione del die e sequenza di polarizzazione

Blocco DC integrato: RFin / RFout. Percorso DC verso massa: RFin / RFout → GND. Pad di gate collegati internamente: Vg ↔ Vg. Applicare la polarizzazione di gate prima di quella di drain. Rimuovere prima quella di drain. È possibile utilizzare uno dei pad di gate collegati internamente. Profilo e coordinate quotate in mm. Il disegno serve come riferimento dimensionale. Per la fabbricazione e il wire bonding occorrono disegni completi.

Dimensioni dei pad di bonding

RFin: 100 × 100 µm. Vg: 100 × 100 µm. Vd1: 120 × 120 µm. Vd2: 150 × 150 µm. RFout: 120 × 120 µm.

Disegno dimensionale meccanico

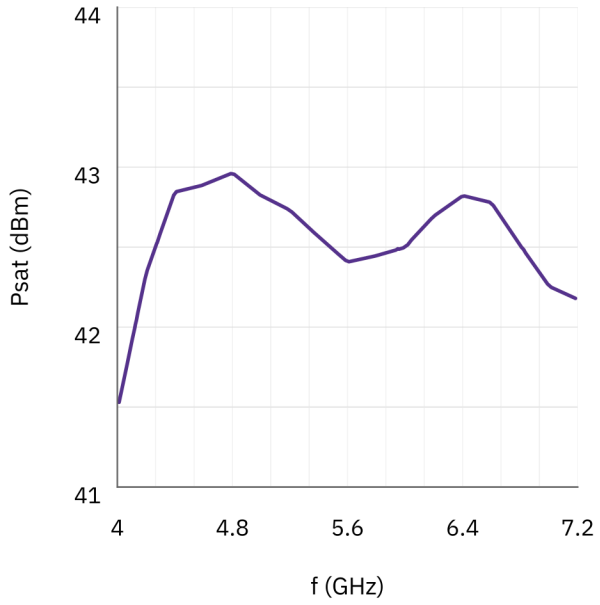


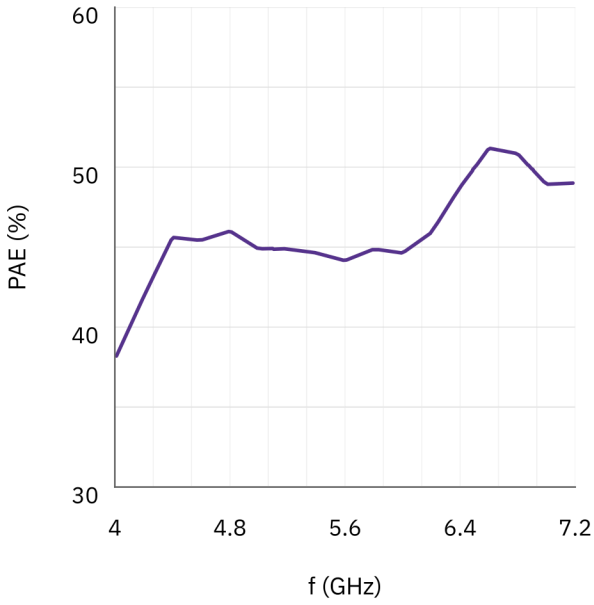
Curve di prestazione

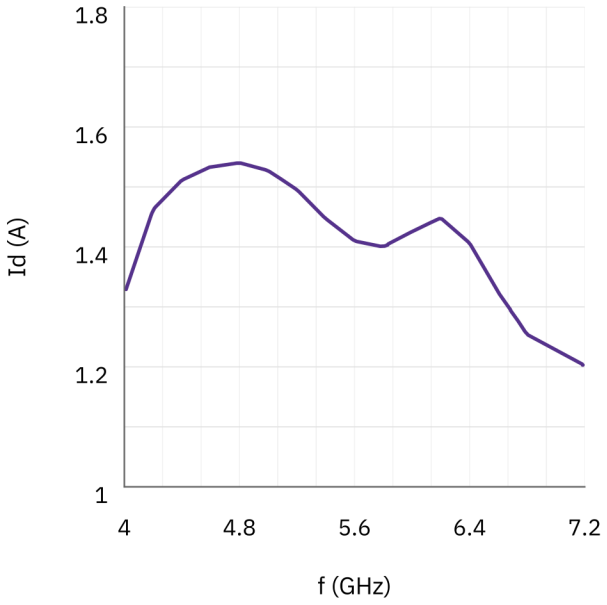
Consultare ogni figura insieme alle condizioni operative indicate.

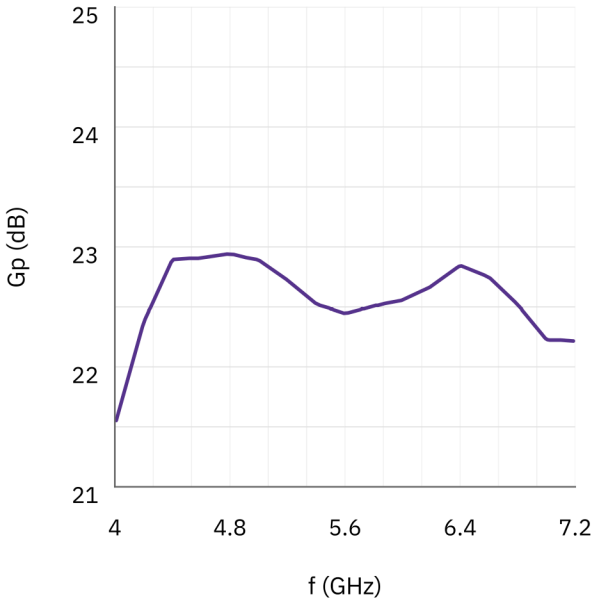
Impulsato — Potenza di uscita satura; Efficienza di potenza aggiunta; Guadagno di potenza; Corrente dinamica di drain.

Note della figura: TA=+25°C; Vd=+28V; Vg=-2.8V; Pin=20dBm. I valori letti sono approssimativi. Larghezza d'impulso = 100 µs; ciclo di lavoro = 10%.



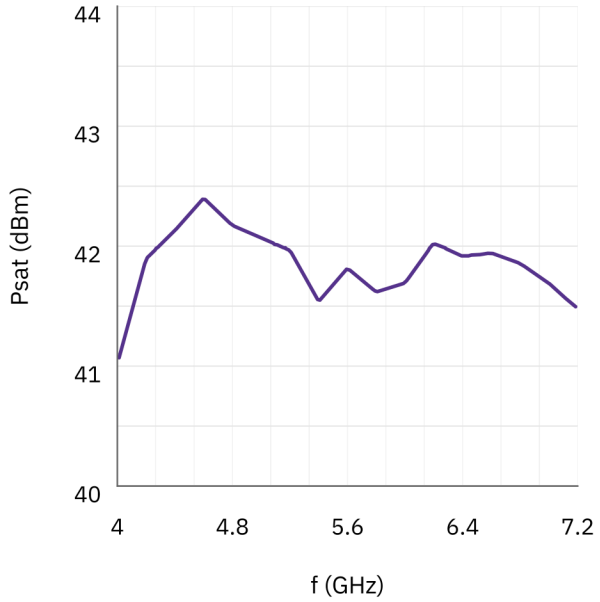


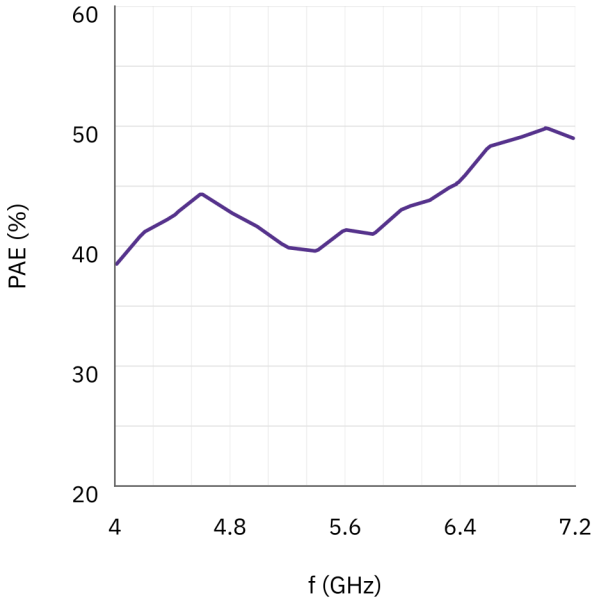


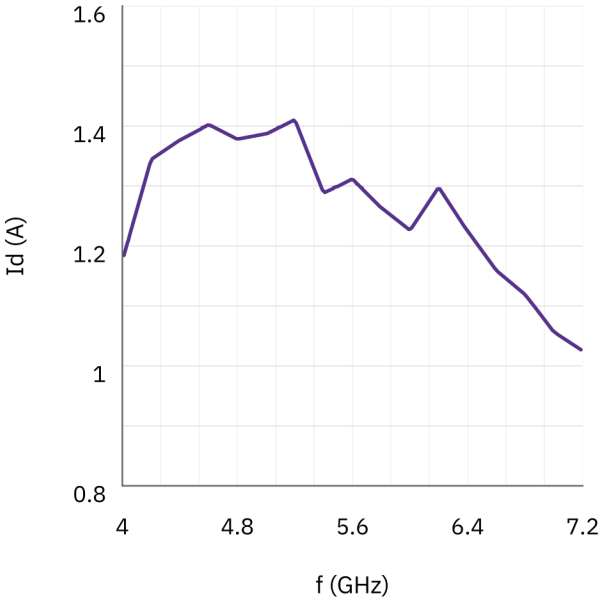


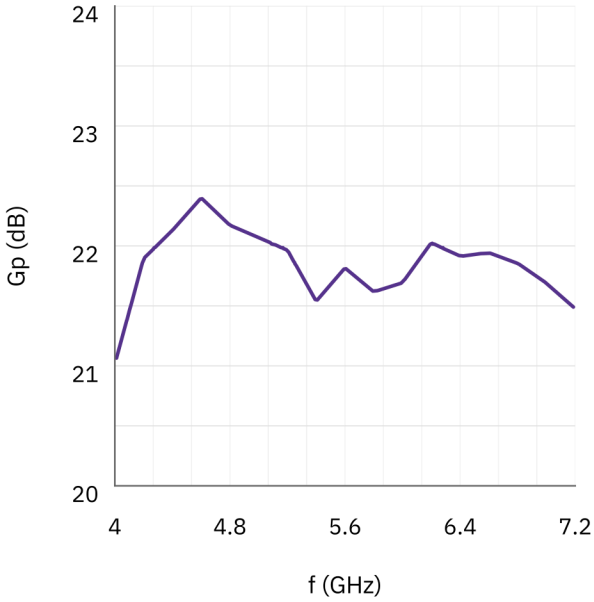
Onda continua (CW) — Potenza di uscita satura; Efficienza di potenza aggiunta; Guadagno di potenza; Corrente dinamica di drain.

Note della figura: TA=+25°C; Vd=+28V; Vg=-2.8V; Pin=20dBm. I valori letti sono approssimativi.









Nota sul documento

Le specifiche possono essere revisionate. Prima di finalizzare il progetto, confermare con LCRF la revisione corrente e i requisiti specifici del prodotto. L'offerta approvata e la documentazione d'ordine definiscono la configurazione fornita.