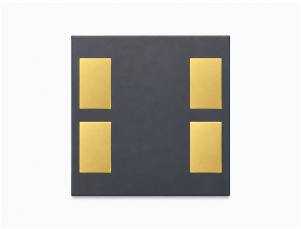
2 × 20 Ω Puce résistance à couche mince GaAs

LCRES-N2-R20OHM — 2 × 20 Ω Puce résistance à couche mince GaAs.

Résistance: 20 / 20 Ω (typique); Courant de fonctionnement linéaire: 0.165 / 0.165 A (typique); Courant maximal admissible: 0.33 A (maximal). Dimensions de la puce en vue de dessus: 0.5 × 0.5 mm.



Caractéristiques électriques

TA = +25 °C

Paramètre	Symbole	Minimum	Typique	Maximum	Valeur	Unité
Nombre de résistances	-	-	-	-	2	-
Nombre de bornes	-	-	-	-	4	-
Résistance	-	-	20 / 20	-	-	Ω
Tolérance de résistance	-	-	±5	-	-	%
Courant de fonctionnement linéaire	-	-	0.165 / 0.165	-	-	A

Valeurs limites

Paramètre	Symbole	Minimum	Typique	Maximum	Unité
Courant maximal admissible	-	-	-	0.33	A

Conditions ambiantes

Paramètre	Symbole	Minimum	Typique	Maximum	Unité
Température de stockage	-	-65	-	150	°C
Température de fonctionnement	-	-55	-	125	°C

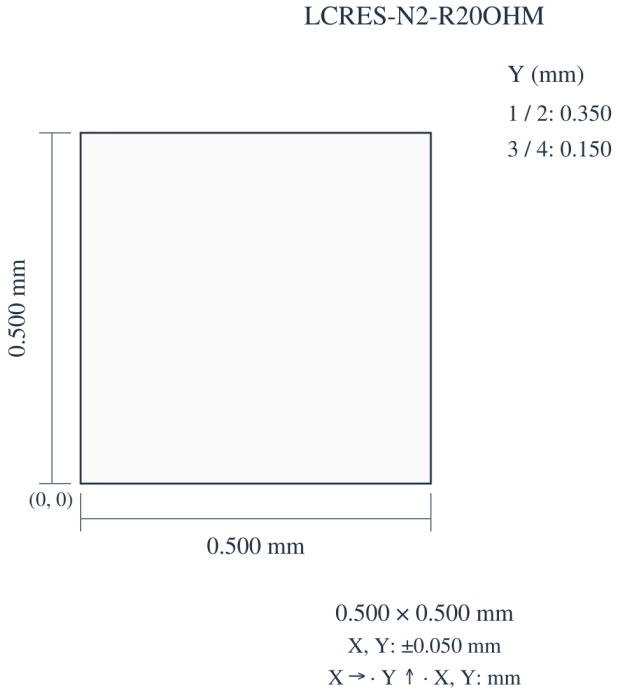
Affectation des plots de connexion

Broches	Symbole	Fonction	Remarques
1, 2	IN1/OUT1	Entrée/sortie réciproque	1
3, 4	IN2/OUT2	Entrée/sortie réciproque	2
Face arrière de la puce	GND	Masse	RF / DC GND

Dimensions de la puce

Paramètre	Valeur	Unité
Dimensions de la puce en vue de dessus	0.5 × 0.5	mm

Dessin de référence avec certaines cotes en mm. La fabrication et le microcâblage par fils nécessitent des plans complets.



Publication actuelle · 1.3 · 2026-11-12. Mise à jour de la description ou du contenu rédactionnel. Remplace la révision 1.2.

Intégration de la puce et séquence de polarisation

La face arrière de la puce doit être correctement reliée à la masse.

Avis relatif au document

Les spécifications peuvent être révisées. Avant de figer la conception, confirmez auprès de LCRF la révision en vigueur et les exigences propres au produit. L'offre approuvée et les documents de commande définissent la configuration fournie.