Puce nue amplificatrice de puissance GaN MMIC, 950–1250 MHz

LCI-PA-950-1250-PS47p5T est une puce nue amplificatrice de puissance GaN MMIC couvrant 950–1250 MHz. Elle permet un fonctionnement en CW et en mode impulsionnel.



Valeurs du tableau RF: Puissance de sortie saturée: 47.5 dBm (typique); Gain en puissance: 22.5 dB (typique); Rendement en puissance ajoutée: 60 % (typique). Conditions de mesure RF: TA = +25 °C; Vd = +28 V; Vg = -2.8 V. Dimensions de la puce: 4.35 × 3.43 × 0.1 mm.

Caractéristiques RF

TA = +25 °C; Vd = +28 V; Vg = -2.8 V

Paramètre	Symbole	Minimum	Typique	Maximum	Unité
Fréquence de fonctionnement	f	950	-	1250	MHz
Puissance de sortie saturée	Psat	47	47.5	-	dBm
Gain de puissance	Gp	22	22.5	-	dB
Planéité du gain en puissance	ΔGp	-	-	±0.3	dB
Rendement en puissance ajoutée	PAE	-	60	-	%
Gain petit signal	S21	-	35	-	dB
Planéité du gain petit signal	ΔS21	-	-	±1	dB
VSWR d’entrée	VSWR(in)	-	1.6	2	-

Polarisation DC et courants

TA = +25 °C

Paramètre	Symbole	Minimum	Typique	Maximum	Unité
Tension de drain	Vd	-	28	36	V
Tension de grille	Vg	-3.2	-3	-2.8	V
Courant de drain au repos	Id	-	1	-	A
Courant dynamique de drain	Idd	-	3.5	3.8	A
Courant dynamique de grille	Igg	-	1	3	mA

Valeurs limites

Valeurs limites ; ne constituent pas des consignes de fonctionnement normal.

Paramètre	Symbole	Minimum	Typique	Maximum	Unité
Tension drain-source maximale	Vd	-	-	36	V
Polarisation de grille minimale	Vg	-5	-	-	V
Puissance d’entrée maximale	Pin	-	-	30	dBm
Température maximale du canal	Top	-	-	225	°C

Valeurs limites

Valeurs limites ; ne constituent pas des consignes de fonctionnement normal.

Paramètre	Symbole	Minimum	Typique	Maximum	Unité
Température de stockage	TSTG	-65	-	150	°C

Dimensions de la puce

Paramètre	Valeur	Unité
Dimensions de la puce	4.35 × 3.43 × 0.1	mm
Tolérance du contour en vue de dessus	±100 (Contour en vue de dessus uniquement ; la tolérance d'épaisseur n'est pas précisée.)	µm

Publication actuelle · 1.8 · 2026-11-12. Mise à jour de la description ou du contenu rédactionnel. Remplace la révision 1.7.

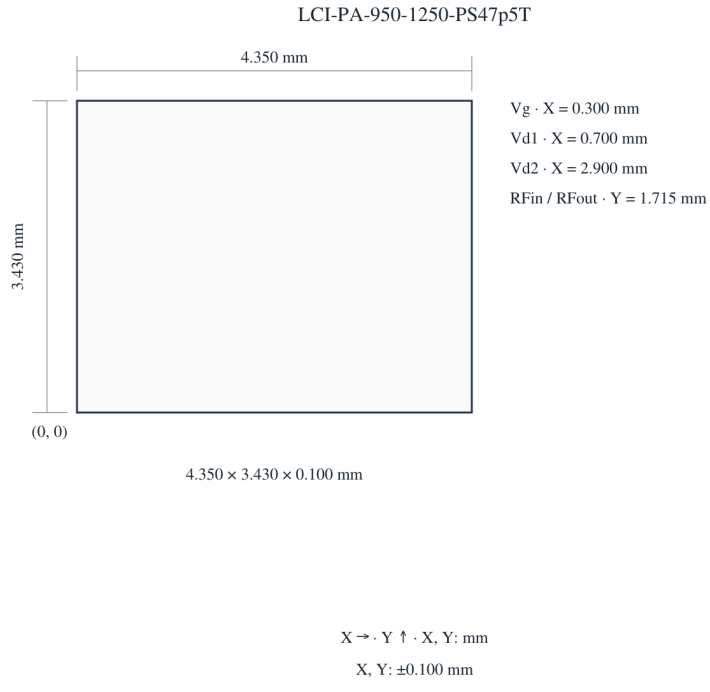
Intégration de la puce et séquence de polarisation

À la mise sous tension, appliquer la polarisation de grille avant celle de drain. À l'arrêt, retirer d'abord la polarisation de drain. Prévoir une manipulation propre, une protection ESD et un support dont la dilatation thermique est compatible avec la puce SiC. Contour et coordonnées cotées en mm. Ce plan sert de référence dimensionnelle. La fabrication et le câblage par fils nécessitent des plans complets.

Dimensions des plots de connexion

RFin: 100 × 100 µm; Vg: 120 × 100 µm; Vd1: 120 × 100 µm; Vd2: 200 × 100 µm; RFout: 100 × 120 µm.

Plan d'encombrement mécanique

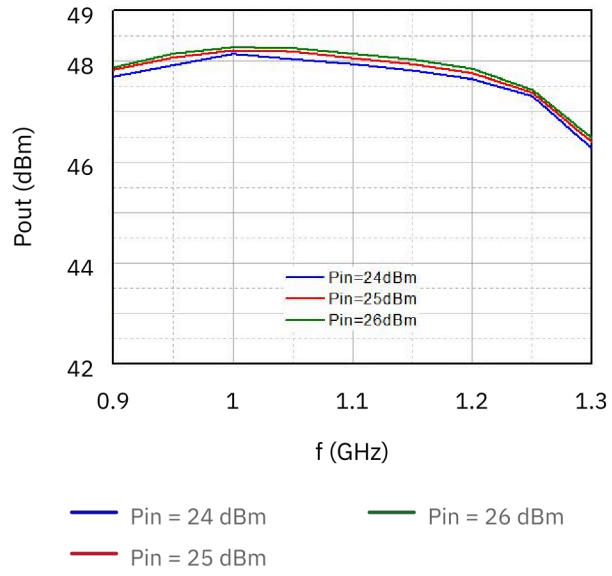


Courbes de performance

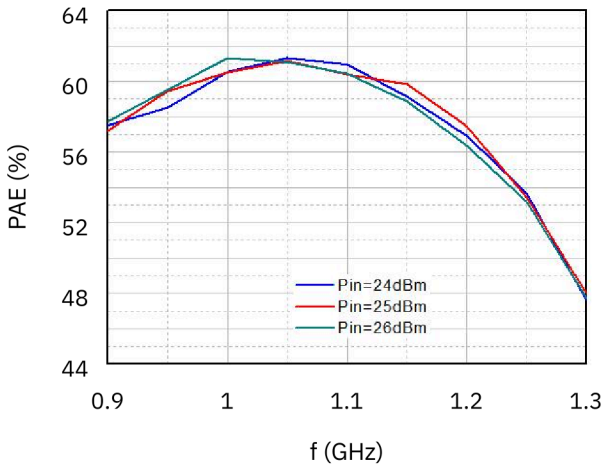
Tenir compte des conditions de fonctionnement indiquées pour chaque figure.

Impulsionnel — Puissance de sortie; Rendement en puissance ajoutée; Courant dynamique de drain; Rendement en puissance ajoutée (différentes tensions de grille).

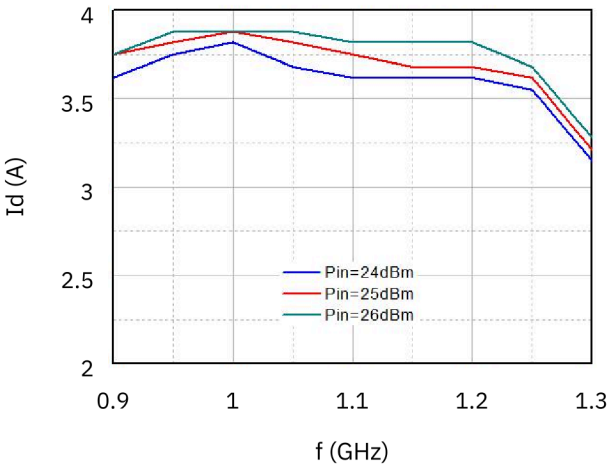
Notes de la figure : Vd = 28 V; Vg = −2.8 V; D = 10%.



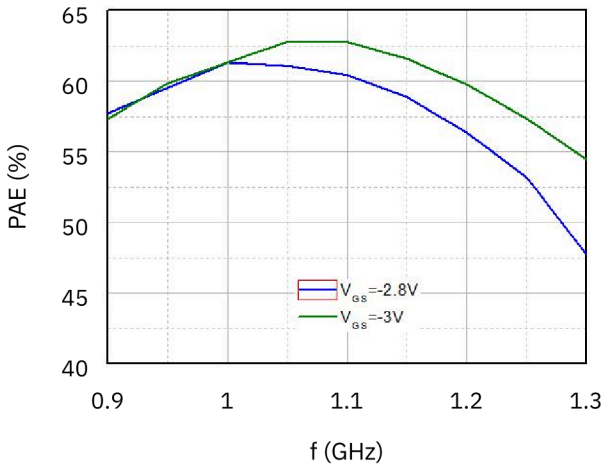
Pin = 24 dBm
Pin = 26 dBm
Pin = 25 dBm



Pin = 24 dBm
Pin = 26 dBm
Pin = 25 dBm



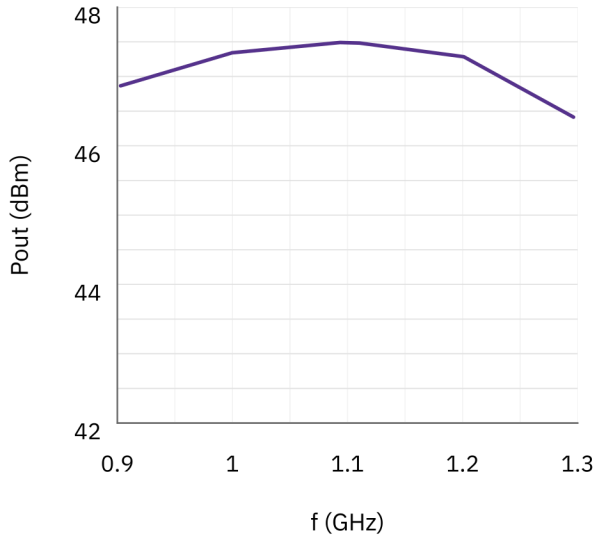
Pin = 24 dBm
Pin = 26 dBm
Pin = 25 dBm

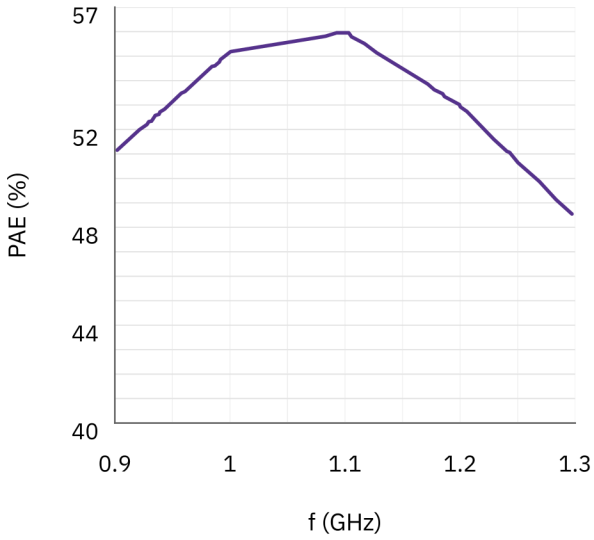


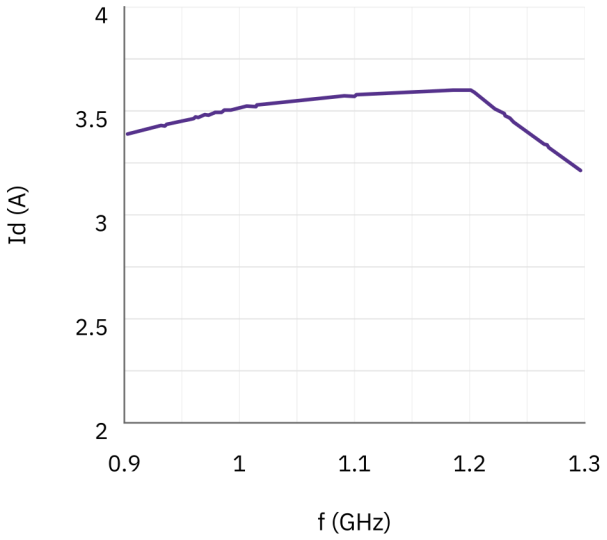
Vgs = −2.8 V
Vgs = −3 V

Onde continue (CW) — Puissance de sortie; Rendement en puissance ajoutée; Courant dynamique de drain.

Notes de la figure : Vd = 28 V; Vg = −2.8 V. Les valeurs lues sont approximatives.







Avis relatif au document

Les spécifications peuvent être révisées. Avant de figer la conception, confirmez auprès de LCRF la révision en vigueur et les exigences propres au produit. L'offre approuvée et les documents de commande définissent la configuration fournie.