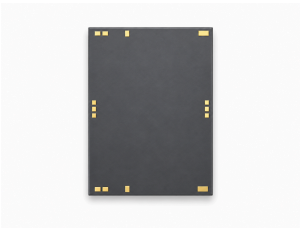
Puce nue amplificatrice de puissance GaN MMIC, 8500–10500 MHz



LCI-PA-8500-10500-PS47p8T est une puce nue amplificatrice de puissance GaN MMIC couvrant 8500–10500 MHz. Elle permet un fonctionnement en CW et en mode impulsionnel.

Valeurs du tableau RF: Puissance de sortie saturée: 47.8 dBm (typique); Gain en puissance: 21.8 dB (typique); Rendement en puissance ajoutée: 47 % (typique). Conditions de mesure RF: TA = +25 °C; Vd = +28 V; Vg = -2.6 V. Dimensions de la puce: 4 × 5.1 × 0.08 mm.

Caractéristiques RF

TA = +25 °C; Vd = +28 V; Vg = -2.6 V

Paramètre	Symbole	Minimum	Typique	Maximum	Unité
Fréquence de fonctionnement	f	8500	-	10500	MHz
Puissance de sortie saturée	Psat	47	47.8	-	dBm
Gain de puissance	Gp	21	21.8	-	dB
Planéité du gain en puissance	ΔGp	-	-	±0.5	dB
Rendement en puissance ajoutée	PAE	40	47	-	%
Gain petit signal	S21	28	32	36	dB
Planéité du gain petit signal	ΔS21	-	-	±1.5	dB
VSWR d’entrée	VSWR(in)	-	1.5	2	-

Polarisation DC et courants

TA = +25 °C

Paramètre	Symbole	Minimum	Typique	Maximum	Unité
Tension de drain	Vd	-	28	-	V
Tension de grille	Vg	-3	-2.6	-1.8	V
Courant de drain au repos	Id	-	2	-	A
Courant dynamique de drain	Idd	-	5	6	A
Courant dynamique de grille	Igg	-	5	20	mA

Valeurs limites

Valeurs limites ; ne constituent pas des consignes de fonctionnement normal.

Paramètre	Symbole	Minimum	Typique	Maximum	Valeur	Unité
Tension drain-source maximale	Vd	-	-	32	-	V
Puissance d’entrée maximale	Pin	-	-	32	-	dBm

Valeurs limites

Valeurs limites ; ne constituent pas des consignes de fonctionnement normal.

Paramètre	Symbole	Minimum	Typique	Maximum	Valeur	Unité
Température maximale du canal	Top	-	-	150	-	°C
Température de stockage	TSTG	-65	-	150	-	°C
Tenue à la désadaptation de charge	-	-	-	-	10:1	-

Dimensions de la puce

Paramètre	Valeur	Unité
Dimensions de la puce	4 × 5.1 × 0.08	mm
Tolérance du contour en vue de dessus	±50 (Contour en vue de dessus uniquement ; la tolérance d'épaisseur n'est pas précisée.)	µm

Publication actuelle · 1.7 · 2026-11-12. Mise à jour de la description ou du contenu rédactionnel. Remplace la révision 1.6.

Intégration de la puce et séquence de polarisation

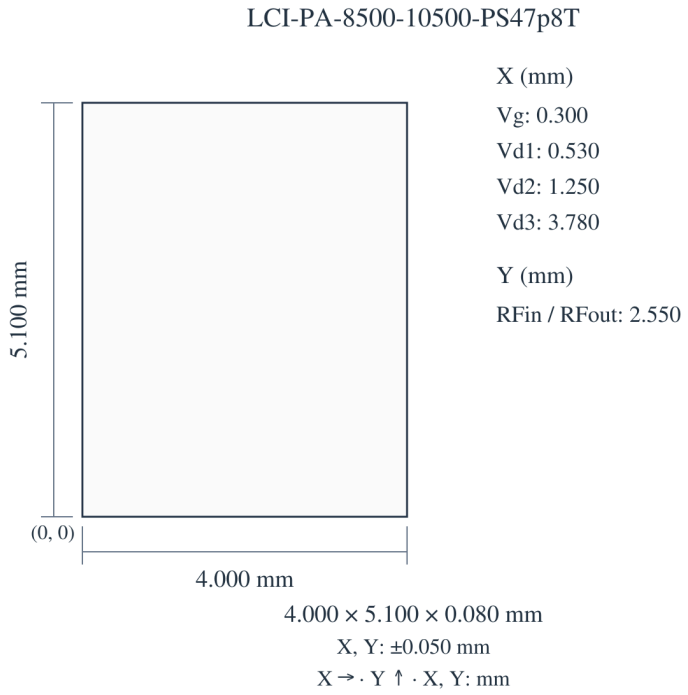
À la mise sous tension, appliquer la polarisation de grille avant celle de drain. À l'arrêt, retirer d'abord la polarisation de drain. Prévoir une manipulation propre, une protection ESD et un support dont la dilatation thermique est compatible avec la puce SiC.

Dimensions des plots de connexion

Symbole: 1 RFin; Dimensions (µm): 100 × 130. Symbole: 2,10 Vg; Dimensions (µm): 170 × 110. Symbole: 3,9 Vd1; Dimensions (µm): 170 × 110. Symbole: 4,8 Vd2; Dimensions (µm): 130 × 170. Symbole: 5,7 Vd3; Dimensions (µm): 300 × 150. Symbole: 6 RFout; Dimensions (µm): 90 × 130.

Plan d’encombrement mécanique

Contour et coordonnées cotées en mm. Ce plan sert de référence dimensionnelle. La fabrication et le câblage par fils nécessitent des plans complets.

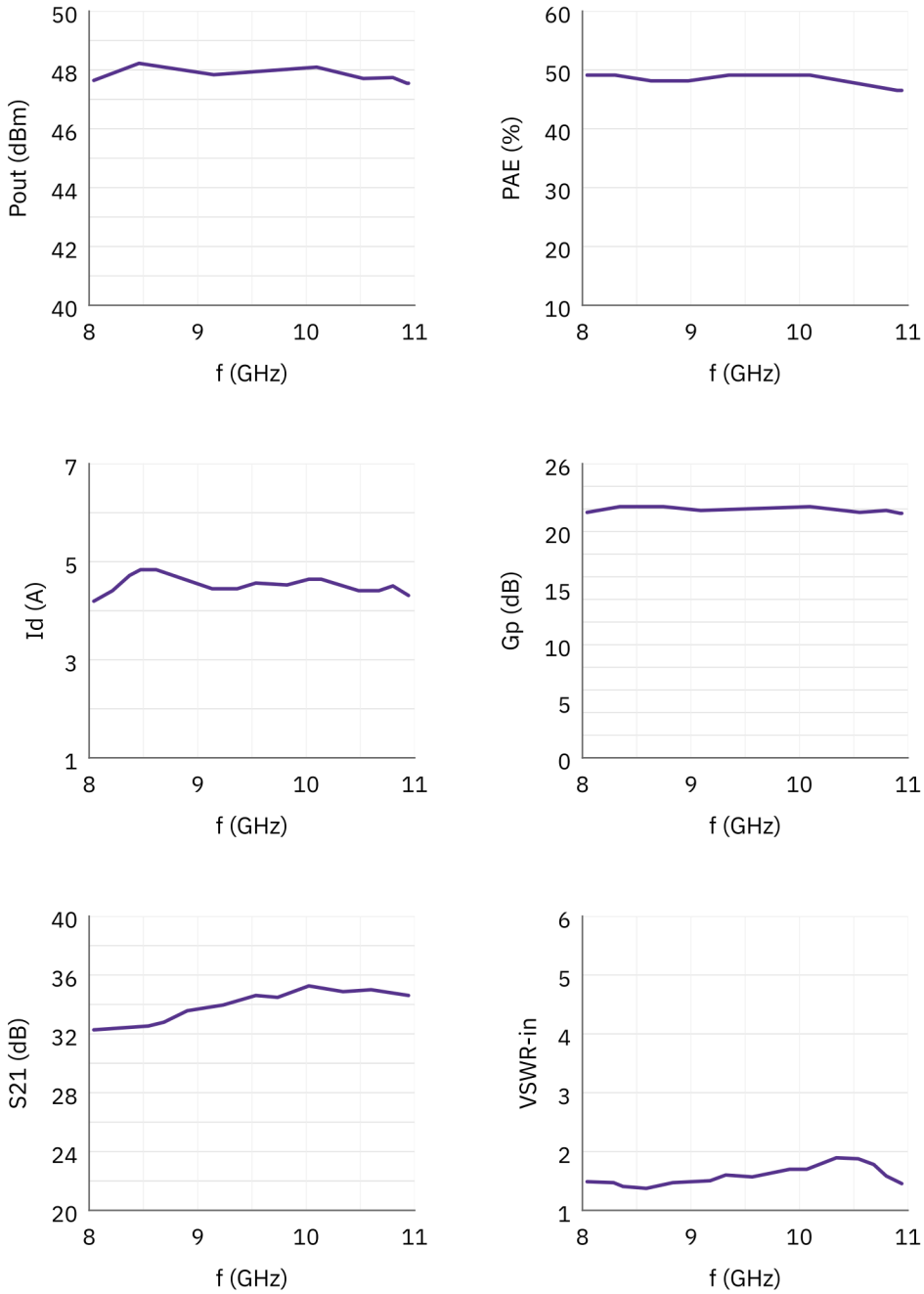


Courbes de performance

Chaque courbe de performances correspond aux conditions de fonctionnement indiquées sur la figure.

Puissance de sortie saturée; Rendement en puissance ajoutée; Gain de puissance; Courant dynamique de drain; Gain petit signal; Adaptation d'entrée.

Notes de la figure : Vd=+28V; Vg=-2.6V. Les valeurs lues sont approximatives. Pout / PAE / Gp / Id: Pin = 26 dBm; S21 / VSWR-in: Pin = −10 dBm.



Avis relatif au document

Les spécifications peuvent être révisées. Avant de figer la conception, confirmez auprès de LCRF la révision en vigueur et les exigences propres au produit. L'offre approuvée et les documents de commande définissent la configuration fournie.