14000–18000 MHz Puce nue amplificatrice de puissance GaN MMIC,

LCI-PA-14000-18000-PS42p5T est une puce nue amplificatrice de puissance GaN MMIC couvrant 14000–18000 MHz. Elle permet un fonctionnement en CW et en mode impulsionnel.



Puissance de sortie saturée: 42 dBm (minimal) / 42.5 dBm (typique); Gain en puissance: 22 dB (minimal) / 22.5 dB (typique); Rendement en puissance ajoutée: 35 % (minimal). Dimensions de la puce: 3 × 2 × 0.1 mm.

Caractéristiques RF

TA = +25 °C; Vd = +28 V; Vg = -2.6 V

Paramètre	Symbole	Minimum	Typique	Maximum	Unité
Fréquence de fonctionnement	-	14000	-	18000	MHz
Puissance de sortie saturée	-	42	42.5	-	dBm
Gain de puissance	-	22	22.5	-	dB
Planéité du gain en puissance	-	-	±0.5	-	dB
Rendement en puissance ajoutée	-	35	-	-	%
Gain petit signal	-	-	34	-	dB
Planéité du gain petit signal	-	-	-	±0.5	dB
VSWR d’entrée	-	-	1.5	2	-

Polarisation DC et courants

TA = +25 °C

Paramètre	Symbole	Minimum	Typique	Maximum	Valeur	Unité
Tension de drain	-	-	28	32	-	V
Tension de grille	-	-	-	-	-2.6	V
Courant de drain au repos	-	0.6	0.8	1	-	A
Courant dynamique de drain	-	1.5	2	2.2	-	A
Courant dynamique de grille	-	-	-	3	-	mA

Valeurs limites

Paramètre	Symbole	Minimum	Typique	Maximum	Unité
Tension drain-source maximale	-	-	-	32	V
Puissance d'entrée maximale [1]	-	-	-	25	dBm
Température maximale du canal	-	-	-	225	°C

[1] CW

Conditions ambiantes

Paramètre	Symbole	Minimum	Typique	Maximum	Unité
Température de stockage	-	-65	-	150	°C

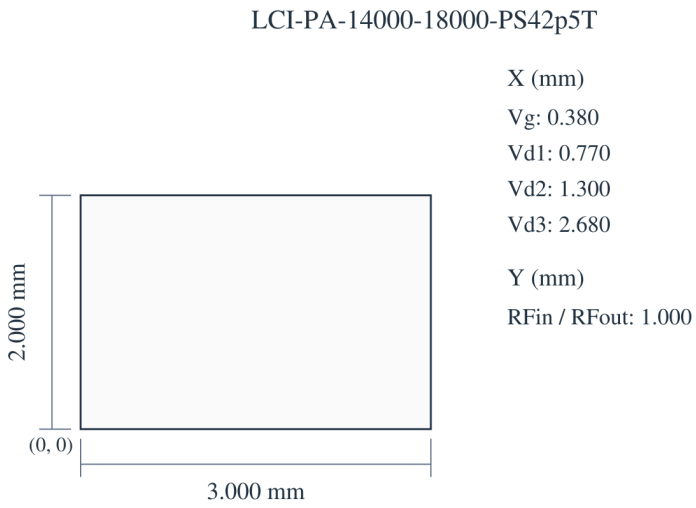
Affectation des plots de connexion

Broches	Symbole	mm
1	RFin	0.100 × 0.100
2, 9	Vg	0.100 × 0.100
3	Vd1	0.100 × 0.100
4, 8	Vd2	0.140 × 0.090
5, 7	Vd3	0.100 × 0.100
6	RFout	0.100 × 0.100

Dimensions de la puce

Paramètre	Valeur	Unité
Dimensions de la puce	3 × 2 × 0.1	mm

Contour et coordonnées cotées en mm. Ce plan sert de référence dimensionnelle. La fabrication et le câblage par fils nécessitent des plans complets.



3.000 × 2.000 × 0.100 mm
X, Y: ±0.050 mm
X → · Y ↑ · X, Y: mm

Publication actuelle · 1.8 · 2026-11-12. Mise à jour de la description ou du contenu rédactionnel. Remplace la révision 1.7.

Intégration de la puce et séquence de polarisation

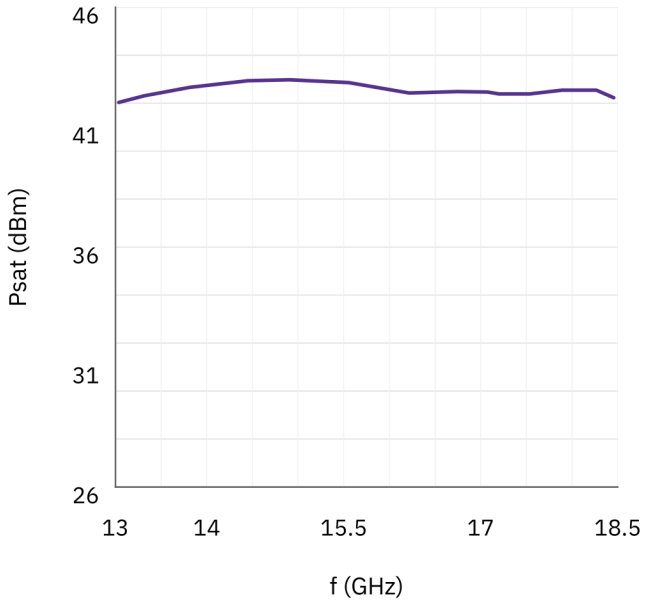
Appliquer l’alimentation négative avant la positive ; couper la positive avant la négative. Les condensateurs de blocage DC sont intégrés en entrée et en sortie. L’entrée RF comporte un court-circuit DC vers la masse.

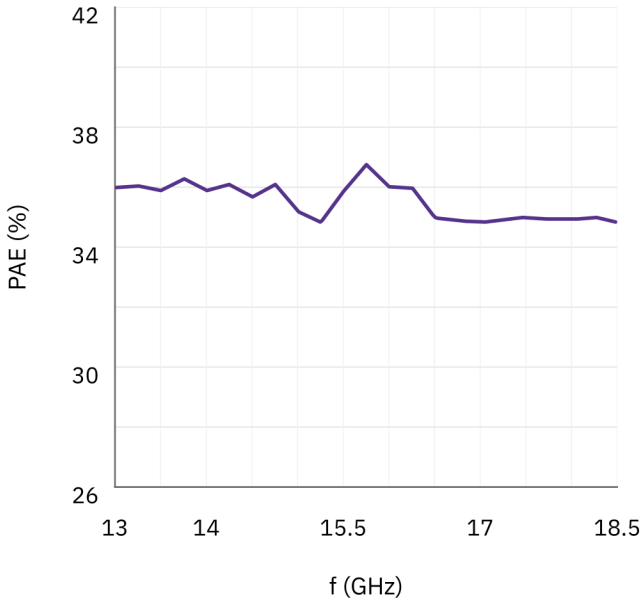
Courbes de performance

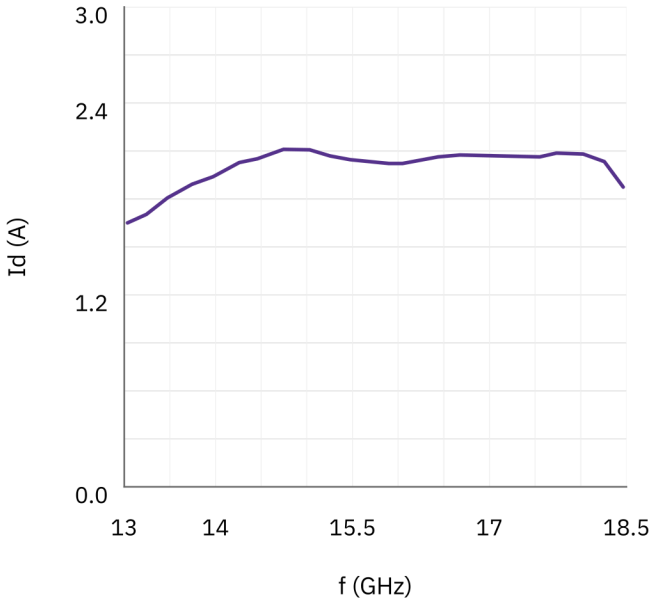
Chaque courbe de performances correspond aux conditions de fonctionnement indiquées sur la figure.

Puissance de sortie; Rendement en puissance ajoutée; Courant de drain.

Notes de la figure : TA = +25°C; Vd=+28V; Vg=-2.6V. Pin = 20 dBm. Les valeurs lues sont approximatives.







Avis relatif au document

Les spécifications peuvent être révisées. Avant de figer la conception, confirmez auprès de LCRF la révision en vigueur et les exigences propres au produit. L'offre approuvée et les documents de commande définissent la configuration fournie.