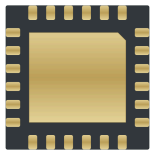
# 14000–18000 MHz IC desfasador digital — 6-bit; RMS 1.2° (típico)

LCI-PS-14000-18000-6B-C · 14000–18000 MHz · IC desfasador digital.



Valores de la tabla RF: Error RMS de fase en 64 estados 1.2 ° (típico); Variación de amplitud inducida por el desplazamiento de fase ±0.3 dB (típico); VSWR de entrada 1.5 (típico); VSWR de salida 1.3 (típico). Condiciones de ensayo RF: TA = +25 °C.

QFN24

Los puertos RF requieren condensadores externos de bloqueo DC.

TTL: H = 5 V; L = 0 V; φref: P1–P6 = L

P1 = H → Δφ = 5.625°

P2 = H → Δφ = 11.25°

P3 = H → Δφ = 22.5°

P4 = H → Δφ = 45°

P5 = H → Δφ = 90°

P6 = H → Δφ = 180°

T_peak ≤ 260 °C

RF: 3, 16

VEE: 6

P1: 7

P2: 8

P3: 9

P4: 10

P5: 11

P6: 12

## Características RF TA = +25 °C

| Parámetro | Símbolo | Mínimo | Típico | Máximo | Unidad |
|---|---|---|---|---|---|
| Frecuencia de funcionamiento | f | 14000 | - | 18000 | MHz |
| Rango de desplazamiento de fase | - | 5.625 | - | - | ° |
| Pérdida de inserción | - | - | -7.4 | - | dB |
| Error RMS de fase en 64 estados | - | - | 1.2 | - | ° |
| Variación de amplitud inducida por el desplazamiento de fase | - | - | ±0.3 | - | dB |

## Características RF TA = +25 °C

| Parámetro | Símbolo | Mínimo | Típico | Máximo | Unidad |
|---|---|---|---|---|---|
| VSWR de entrada | - | - | 1.5 | - | - |
| VSWR de salida | - | - | 1.3 | - | - |

## Polarización DC y corrientes TA = +25 °C

| Parámetro | Símbolo | Mínimo | Típico | Máximo | Unidad |
|---|---|---|---|---|---|
| Tensión de alimentación negativa | - | -5.3 | -5 | -4.7 | V |
| Corriente de reposo de alimentación negativa | - | - | 0.003 | - | A |
| Corriente de control de entrada [1] | - | - | 0.0002 | - | A |
| Tensión de entrada de nivel alto | - | 4 | - | 5 | V |
| Tensión de entrada de nivel bajo | - | 0 | - | 0.4 | V |

[1] VIH = 5 V; TTL

## Asignación de terminales

| Símbolo | Terminales | Función |
|---|---|---|
| GND | 2,4,15,17 | Tierra |
| NC | 1,5,13,14,18,19,20,21,22,23,24 | Sin conexión |

## Tabla de estados de control

| Estado | P1 | P2 | P3 | P4 | P5 | P6 |
|---|---|---|---|---|---|---|
| Estado de referencia | L | L | L | L | L | L |
| 5.625° | H | L | L | L | L | L |
| 11.25° | L | H | L | L | L | L |
| 22.5° | L | L | H | L | L | L |
| 45° | L | L | L | H | L | L |
| 90° | L | L | L | L | H | L |
| 180° | L | L | L | L | L | H |

## Notas de integración

QFN24 Los puertos RF requieren condensadores externos de bloqueo DC. TTL: H = 5 V; L = 0 V; φref: P1–P6 = L P1 = H → Δφ = 5.625° P2 = H → Δφ = 11.25° P3 = H → Δφ = 22.5° P4 = H → Δφ = 45° P5 = H → Δφ = 90° P6 = H → Δφ = 180° T_peak ≤ 260 °C RF: 3, 16 VEE: 6 P1: 7 P2: 8 P3: 9 P4: 10 P5: 11 P6: 12

**Aviso del documento**

Las especificaciones pueden revisarse. Antes de cerrar el diseño, confirme con LCRF la revisión vigente y los requisitos específicos del producto. La oferta aprobada y la documentación del pedido definen la configuración suministrada.