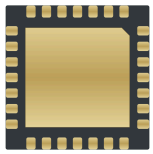
1200–1600 MHz IC desfasador digital — 6-bit; RMS 0.8° (típico)

LCI-PS-1200-1600-6B-C · 1200–1600 MHz · IC desfasador digital.



Valores de la tabla RF: Error RMS de fase en 64 estados 0.8 ° (típico); Variación de amplitud inducida por el desplazamiento de fase ±0.4 dB (típico); VSWR de entrada 1.4 (típico); VSWR de salida 1.4 (típico). Condiciones de ensayo RF: TA = +25 °C.

QFN28 6 × 6 mm

Los puertos RF requieren condensadores externos de bloqueo DC.

TTL: H = 5 V; L = 0 V; φref: P1–P6 = L

P1 = H → Δφ = 5.625°

P2 = H → Δφ = 11.25°

P3 = H → Δφ = 22.5°

P4 = H → Δφ = 45°

P5 = H → Δφ = 90°

P6 = H → Δφ = 180°

T_peak ≤ 260 °C

RF: 4, 18

VEE: 8

P6: 9

P4: 10

P1: 11

P3: 12

P2: 13

P5: 14

Dimensiones del encapsulado: 6 × 6 × 0.75 mm.

Características RF TA = +25 °C

Parámetro	Símbolo	Mínimo	Típico	Máximo	Unidad
Frecuencia de funcionamiento	f	1200	-	1600	MHz
Rango de desplazamiento de fase	-	5.625	-	354.375	°
Pérdida de inserción	-	-	-4.7	-	dB
Error RMS de fase en 64 estados	-	-	0.8	-	°

Características RF TA = +25 °C

Parámetro	Símbolo	Mínimo	Típico	Máximo	Unidad
Variación de amplitud inducida por el desplazamiento de fase	-	-	±0.4	-	dB
VSWR de entrada	-	-	1.4	-	-
VSWR de salida	-	-	1.4	-	-

Polarización DC y corrientes TA = +25 °C

Parámetro	Símbolo	Mínimo	Típico	Máximo	Unidad
Tensión de alimentación negativa	-	-5.3	-5	-4.7	V
Corriente de reposo de alimentación negativa	-	-	0.003	-	A
Corriente de control de entrada [1]	-	-	0.0002	-	A
Tensión de entrada de nivel alto	-	4	-	5	V
Tensión de entrada de nivel bajo	-	0	-	0.4	V

[1] VIH = 5 V; TTL

Dimensiones del encapsulado

Parámetro	Valor	Unidad
Dimensiones del encapsulado	6 × 6 × 0.75	mm

Asignación de terminales

Símbolo	Terminales	Función
GND	3,5,17,19	Tierra
NC	1,2,6,7,15,16,20,21,22,23,24,25,26,27,28	Sin conexión

Tabla de estados de control

Estado	P1	P2	P3	P4	P5	P6
Estado de referencia	L	L	L	L	L	L
5.625°	H	L	L	L	L	L
11.25°	L	H	L	L	L	L

Tabla de estados de control

Estado	P1	P2	P3	P4	P5	P6
22.5°	L	L	H	L	L	L
45°	L	L	L	H	L	L
90°	L	L	L	L	H	L
180°	L	L	L	L	L	H

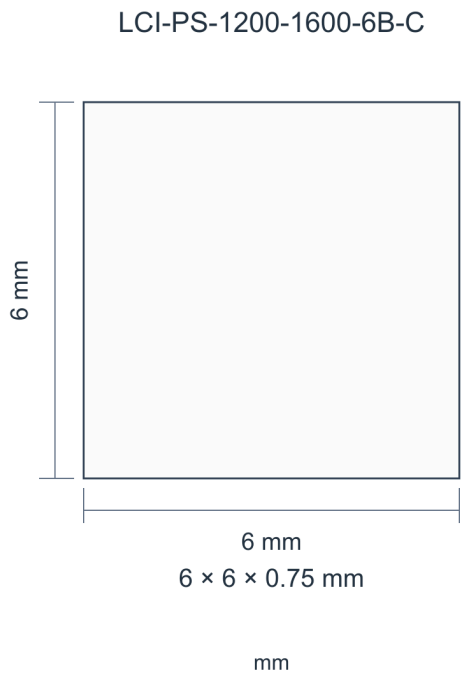
Registro de la publicación actual · 1.3 · 2026-11-12. Actualización de la descripción o del contenido editorial. Sustituye a la revisión 1.2.

Notas de integración

QFN28 6 × 6 mm Los puertos RF requieren condensadores externos de bloqueo DC. TTL: H = 5 V; L = 0 V; φref: P1–P6 = L P1 = H → Δφ = 5.625° P2 = H → Δφ = 11.25° P3 = H → Δφ = 22.5° P4 = H → Δφ = 45° P5 = H → Δφ = 90° P6 = H → Δφ = 180° T_peak ≤ 260 °C RF: 4, 18 VEE: 8 P6: 9 P4: 10 P1: 11 P3: 12 P2: 13 P5: 14

Plano dimensional mecánico

Plano de referencia con algunas dimensiones en mm. Para el montaje, utilice el plano de instalación completo.



Aviso del documento

Las especificaciones pueden revisarse. Antes de cerrar el diseño, confirme con LCRF la revisión vigente y los requisitos específicos del producto. La oferta aprobada y la documentación del pedido definen la configuración suministrada.