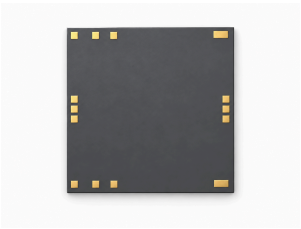
Die de amplificador de potencia GaN MMIC de 9200–10400 MHz

LCI-PA-9200-10400-PS46p2T es un amplificador de potencia GaN MMIC en formato de die sin encapsular para 9200–10400 MHz.
Admite funcionamiento pulsado.



Valores de la tabla RF: Potencia de salida saturada: 46.2 dBm (típico); Ganancia de potencia: 24.2 dB (típico); Eficiencia de potencia añadida: 50 % (típico).
Condiciones de ensayo RF: TA = +25 °C; Vd = +28 V; Vg = -2.6 V. Dimensiones del die: 3 × 3.03 × 0.1 mm.

Características RF

TA = +25 °C; Vd = +28 V; Vg = -2.6 V

Parámetro	Símbolo	Mínimo	Típico	Máximo	Unidad
Frecuencia de funcionamiento	f	9200	-	10400	MHz
Potencia de salida saturada	Psat	46	46.2	46.5	dBm
Ganancia de potencia	Gp	24	24.2	24.5	dB
Planitud de la ganancia de potencia	ΔGp	-	-	±0.3	dB
Eficiencia de potencia añadida	PAE	-	50	-	%
Ganancia de pequeña señal	S21	-	31	33	dB
Planitud de la ganancia de pequeña señal	ΔS21	-	-	±1	dB
VSWR de entrada	VSWR(in)	-	1.6	2	-

Polarización DC y corrientes

TA = +25 °C

Parámetro	Símbolo	Mínimo	Típico	Máximo	Unidad
Tensión de drenador	Vd	-	28	32	V
Tensión de puerta	Vg	-3.4	-2.6	-2.4	V
Corriente de drenador en reposo	Id	-	1.5	-	A
Corriente dinámica de drenador	Idd	-	2.8	3	A
Corriente dinámica de puerta	Igg	-	1	3	mA

Valores límite

Valores límite; no son consignas de funcionamiento normal.

Parámetro	Símbolo	Mínimo	Típico	Máximo	Unidad
Tensión drenador-fuente máxima	Vd	-	-	32	V
Polarización de puerta mínima	Vg	-5	-	-	V

Valores límite

Valores límite; no son consignas de funcionamiento normal.

Parámetro	Símbolo	Mínimo	Típico	Máximo	Unidad
Potencia de entrada máxima	Pin	-	-	28	dBm
Temperatura máxima del canal	Top	-	-	225	°C
Temperatura de almacenamiento	TSTG	-65	-	150	°C

Dimensiones del chip

Parámetro	Valor	Unidad
Dimensiones del die	3 × 3.03 × 0.1	mm
Tolerancia del contorno en planta	±100 (Solo contorno en planta; no se especifica la tolerancia del espesor.)	µm

Registro de la publicación actual · 1.7 · 2026-11-12. Actualización de la descripción o del contenido editorial. Sustituye a la revisión 1.6.

Integración del chip y secuencia de polarización

Al encender, aplicar la polarización de puerta antes que la de drenador. Al apagar, retirar primero la del drenador. Manipular en un entorno limpio con protección ESD y utilizar un soporte con expansión térmica compatible con el die de SiC.

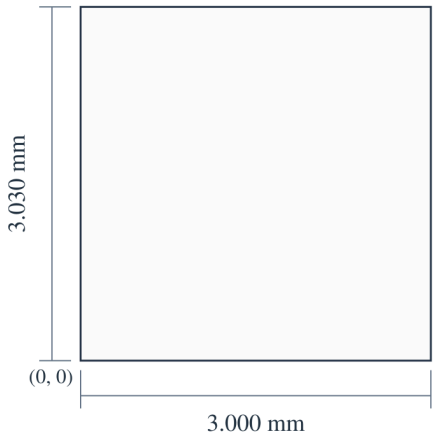
Dimensiones de los pads de conexión

Símbolo: RFin; Dimensiones (µm): 100 × 100. Símbolo: Vg; Dimensiones (µm): 100 × 100. Símbolo: Vd1; Dimensiones (µm): 100 × 100. Símbolo: Vd2; Dimensiones (µm): 120 × 100. Símbolo: Vd3; Dimensiones (µm): 200 × 100. Símbolo: RFout; Dimensiones (µm): 100 × 130.

Plano dimensional mecánico

Contorno y coordenadas acotadas en mm. Este plano sirve como referencia dimensional. Para la fabricación y el conexionado por hilo se requieren planos completos.

LCI-PA-9200-10400-PS46p2T



X (mm)
Vg: 0.130
Vd1: 0.520
Vd2: 0.860
Vd3: 2.780

Y (mm)
RFin / RFout: 1.515

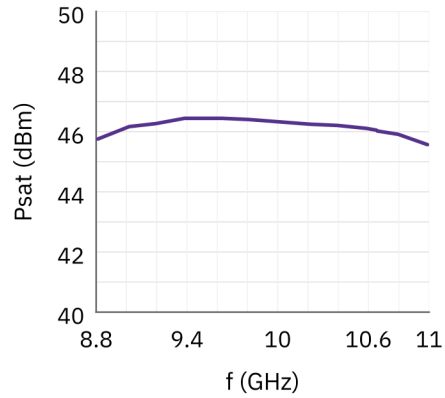
3.000 × 3.030 × 0.100 mm
X, Y: ±0.100 mm
X → · Y ↑ · X, Y: mm

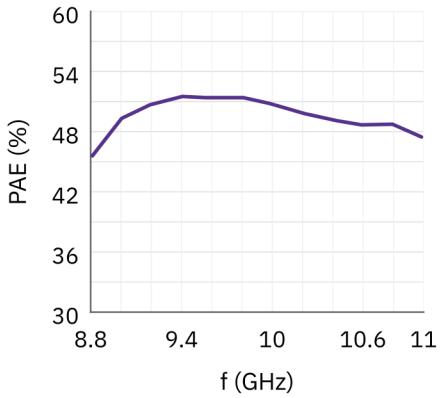
Curvas de rendimiento

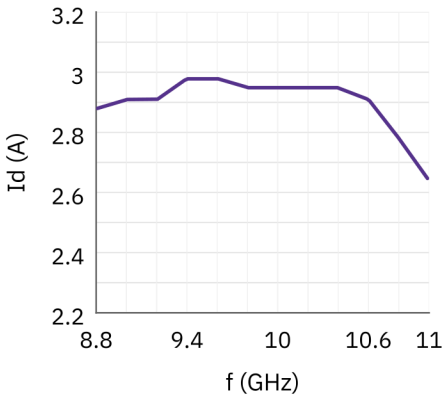
Cada gráfica de rendimiento corresponde a las condiciones de funcionamiento que indica.

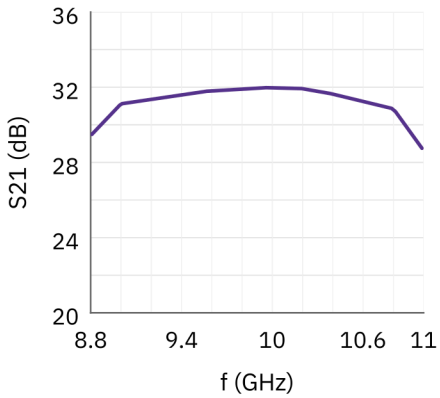
Potencia de salida saturada; Eficiencia de potencia añadida; Corriente dinámica de drenador; Ganancia; Adaptación de entrada.

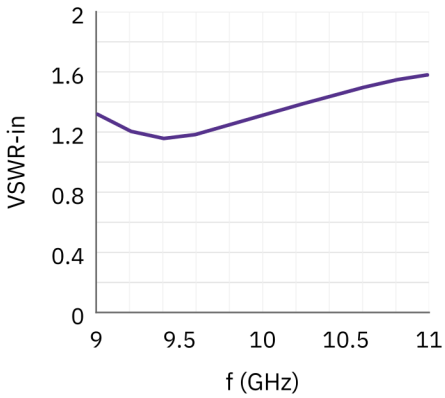
Notas de la figura: Vd=+28V; Vg=-2.6V. Las lecturas son aproximadas. Psat / PAE / Id: Pin = 22 dBm; S21 / VSWR-in: Pin = −10 dBm.











Aviso del documento

Las especificaciones pueden revisarse. Antes de cerrar el diseño, confirme con LCRF la revisión vigente y los requisitos específicos del producto. La oferta aprobada y la documentación del pedido definen la configuración suministrada.