92000–96000 MHz Leistungsverstärker als Bare Die

LCI-PA-92000-96000-PS26p5T ist ein Leistungsverstärker als ungehäuster Chip für 92000–96000 MHz.

PSAT: 26.5 dBm (typisch); PAE: 12 % (typisch) / 13 % (Maximum); Kleinsignalverstärkung: 18 dB (typisch). Chipabmessungen: 3.25 × 1.15 × 0.05 mm.



RF-Kennwerte

TA = +25 °C; Vd = +18 V; Id = 0.11 A

Parameter	Symbol	Minimum	Typisch	Maximum	Einheit
Betriebsfrequenz	f	92000	-	96000	MHz
Kleinsignalverstärkung	S21	-	18	-	dB
Welligkeit der Kleinsignalverstärkung	ΔS21	-	±0.5	-	dB
Sättigungsausgangsleistung	Psat	-	26.5	-	dBm
Leistungsaddierte Effizienz	PAE	-	12	13	%
Eingangs-VSWR	VSWR(in)	-	1.5	1.8	-
Ausgangs-VSWR	-	-	1.5	-	-
Sättigungsstrom	-	-	0.22	-	A

DC-Bias und Strom

Parameter	Symbol	Minimum	Typisch	Maximum	Wert	Einheit
Drainspannung [1]	Vd	-	-	-	18	V
Gatespannung [1]	Vg	-	-	-	-1.65	V
Bias-Strom [2]	-	-	-	-	0.11	A

[1] Wert ohne Kennzeichnung als Minimum, typischer Wert oder Maximum.

[2] Vd = +18 V; Vg = -1.65 V; Wert ohne Kennzeichnung als Minimum, typischer Wert oder Maximum.

Grenzwerte

Parameter	Symbol	Minimum	Typisch	Maximum	Einheit
Maximale Drain-Source-Spannung	Vd	-	-	20	V
Minimale Gate-Vorspannung	Vg	-5	-	-	V
Maximale Eingangsleistung	Pin	-	-	16	dBm
Lagertemperatur	TSTG	-65	-	150	°C

Umgebungsbedingungen

Parameter	Symbol	Minimum	Typisch	Maximum	Einheit
Betriebstemperatur	-	-55	-	85	°C

Chipabmessungen

Parameter	Wert	Einheit
Chipabmessungen	3.25 × 1.15 × 0.05	mm

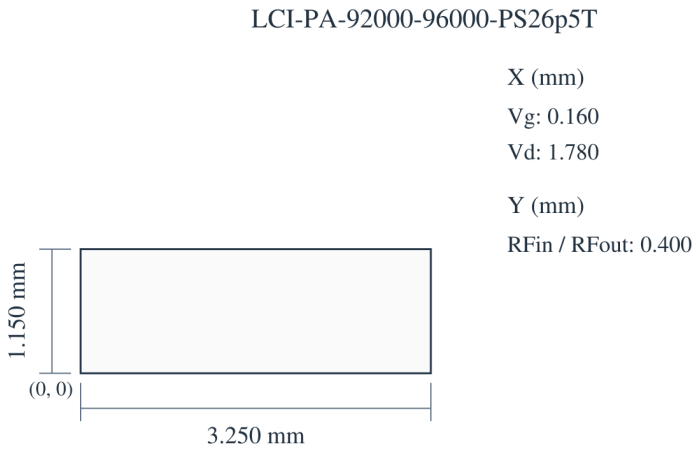
Aktueller Publikationsstand · 1.7 · 2026-11-12. Produktbeschreibung oder redaktionelle Inhalte wurden aktualisiert. Ersetzt Revision 1.6.

Chipintegration und Bias-Reihenfolge

Zuerst Gate-, dann Drain-Vorspannung anlegen. Zuerst Drain-, dann Gate-Vorspannung entfernen.

Mechanische Maßzeichnung

Maßskizze mit Außenkontur und bemaßten Koordinaten in mm. Sie dient als Maßreferenz. Für Fertigung und Drahtbonden sind vollständige Zeichnungen erforderlich.



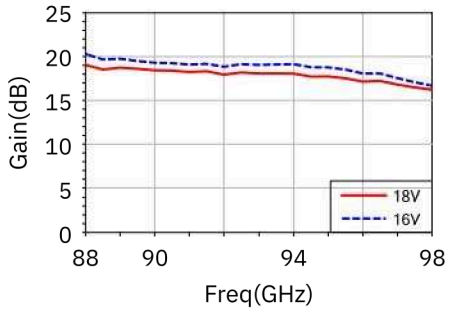
3.250 × 1.150 × 0.050 mm
X, Y: ±0.050 mm
X → · Y ↑ · X, Y: mm

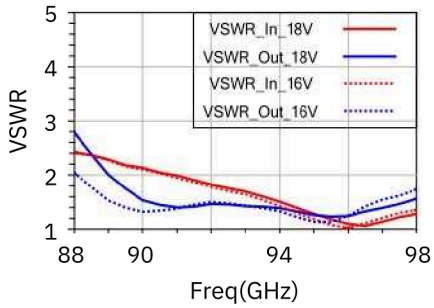
Kennlinien

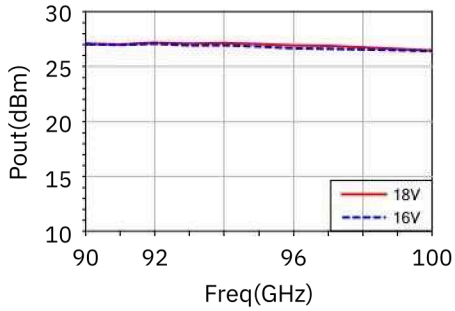
Für jedes Diagramm gelten die jeweils angegebenen Betriebsbedingungen.

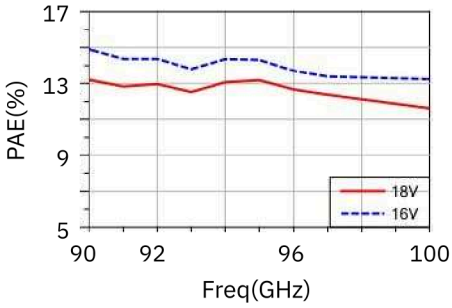
Kleinsignalverstärkung; Eingangsanpassung; Ausgangsanpassung; Ausgangsleistung; Leistungsaddierte Effizienz; Drainstrom.

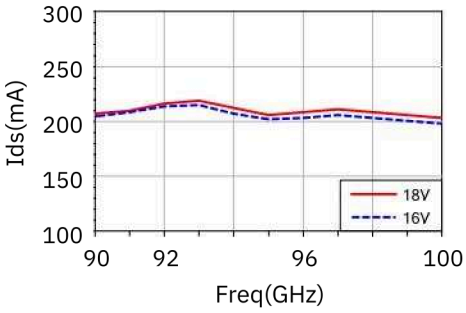
Hinweise zur Abbildung: TA = +25 °C; Id = 110 mA; Vd = 18 / 16 V. Pout / PAE / Ids: Pin = 12 dBm. Die Bedingungen gelten für die angegebenen Teilbilder und deren jeweilige Legenden.











Dokumenthinweis

Spezifikationen können revidiert werden. Prüfen Sie vor der Designfreigabe mit LCRF den aktuellen Dokumentstand und die produktspezifischen Anforderungen. Das freigegebene Angebot und die Auftragsunterlagen definieren die gelieferte Konfiguration.