7500–10500 MHz GaN-MMIC-Leistungsverstärker als Bare Die

LCI-PA-7500-10500-PS49T ist ein GaN-MMIC-Leistungsverstärker als ungehäuster Chip für 7500–10500 MHz. Er unterstützt CW- und Pulsbetrieb.



Kennwerte der RF-Tabelle: Sättigungsausgangsleistung: 49 dBm (typisch); Leistungsverstärkung: 25 dB (typisch); Leistungsaddierte Effizienz: 40 % (typisch). RF-Prüfbedingungen: TA = +25 °C; Vd = +28 V; Vg = -2.6 V. Chipabmessungen: 3.7 × 6 × 0.1 mm.

RF-Kennwerte

TA = +25 °C; Vd = +28 V; Vg = -2.6 V

Parameter	Symbol	Minimum	Typisch	Maximum	Einheit
Betriebsfrequenz	f	7500	-	10500	MHz
Sättigungsausgangsleistung	Psat	48.6	49	-	dBm
Leistungsverstärkung	Gp	24.6	25	-	dB
Welligkeit der Leistungsverstärkung	ΔGp	-	-	±0.5	dB
Leistungsaddierte Effizienz	PAE	-	40	-	%
Kleinsignalverstärkung	S21	-	36	-	dB
Welligkeit der Kleinsignalverstärkung	ΔS21	-	-	±1	dB
Eingangs-VSWR	VSWR(in)	-	1.6	2	-

DC-Bias und Strom

TA = +25 °C

Parameter	Symbol	Minimum	Typisch	Maximum	Einheit
Drainspannung	Vd	-	28	32	V
Gatespannung	Vg	-3	-2.6	-2.4	V
Drain-Ruhestrom	Id	-	3.3	-	A
Dynamischer Drainstrom	Idd	-	7	7.5	A
Dynamischer Gatestrom	Igg	-	3	10	mA

Grenzwerte

Grenzwerte; keine Sollwerte für den Normalbetrieb.

Parameter	Symbol	Minimum	Typisch	Maximum	Einheit
Maximale Drain-Source-Spannung	Vd	-	-	32	V
Minimale Gate-Vorspannung	Vg	-5	-	-	V
Maximale Eingangsleistung	Pin	-	-	28	dBm
Maximale Kanaltemperatur	Top	-	-	225	°C

Grenzwerte

Grenzwerte; keine Sollwerte für den Normalbetrieb.

Parameter	Symbol	Minimum	Typisch	Maximum	Einheit
Lagertemperatur	TSTG	-65	-	150	°C

Chipabmessungen

Parameter	Wert	Einheit
Chipabmessungen	3.7 × 6 × 0.1	mm
Toleranz der Draufsichtkontur	±100 (Nur Draufsichtkontur; eine Dickentoleranz ist nicht angegeben.)	µm

Aktueller Publikationsstand · 1.7 · 2026-11-12. Produktbeschreibung oder redaktionelle Inhalte wurden aktualisiert. Ersetzt Revision 1.6.

Chipintegration und Bias-Reihenfolge

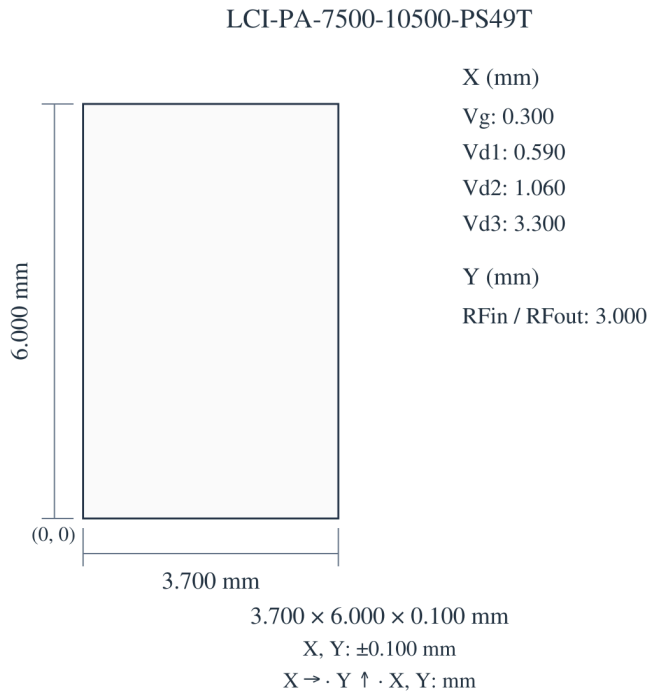
Beim Einschalten zuerst die Gate-, danach die Drain-Vorspannung anlegen. Beim Ausschalten zuerst die Drain-Vorspannung entfernen. Saubere Handhabung, ESD-Schutz und ein thermisch zum SiC-Chip passender Träger sind erforderlich.

Bondpad-Abmessungen

Symbol: RFin; Abmessungen (µm): 100 × 100. Symbol: Vg; Abmessungen (µm): 120 × 100. Symbol: Vd1; Abmessungen (µm): 120 × 100. Symbol: Vd2; Abmessungen (µm): 120 × 100. Symbol: Vd3; Abmessungen (µm): 250 × 100. Symbol: RFout; Abmessungen (µm): 100 × 120.

Mechanische Maßzeichnung

Maßskizze mit Außenkontur und bemaßten Koordinaten in mm. Sie dient als Maßreferenz. Für Fertigung und Drahtbonden sind vollständige Zeichnungen erforderlich.

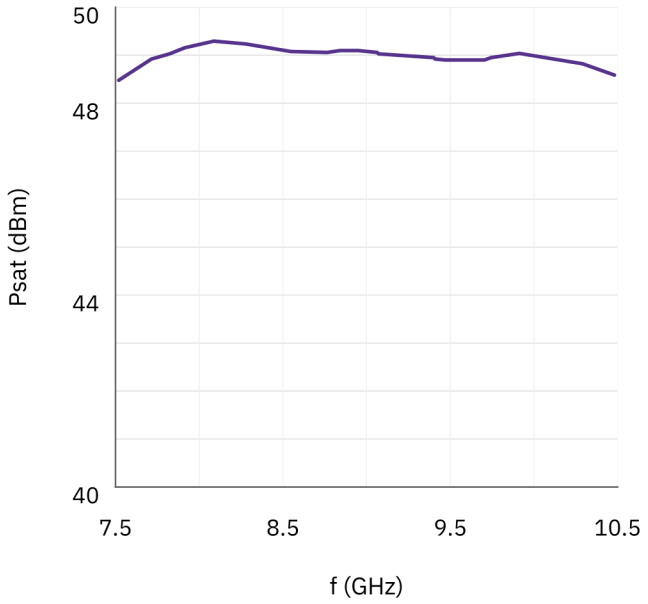


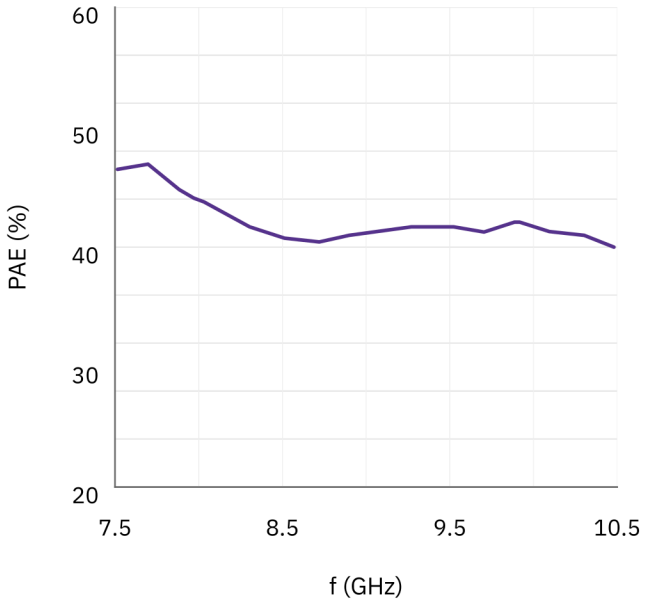
Kennlinien

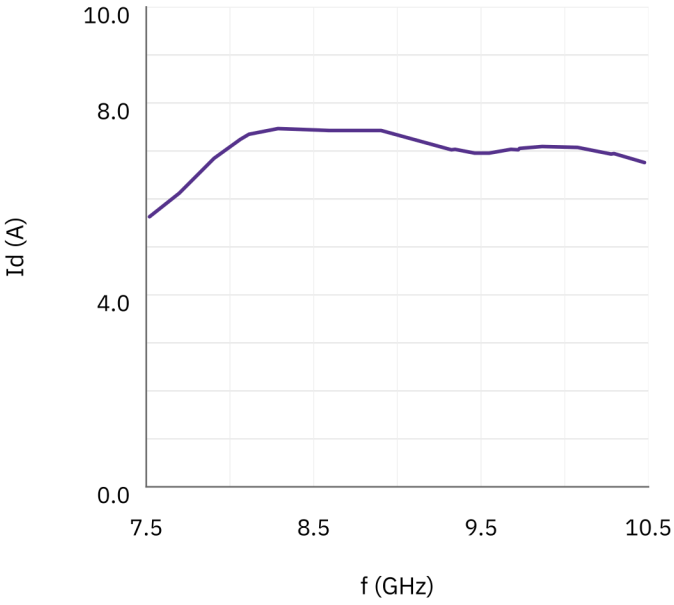
Für jedes Diagramm gelten die jeweils angegebenen Betriebsbedingungen.

Sättigungsausgangsleistung; Leistungsaddierte Effizienz; Dynamischer Drainstrom.

Hinweise zur Abbildung: Vd=+28V; Vg=-2.6V. Pin = 24 dBm. Die ablesbaren Werte sind Näherungswerte.







Dokumenthinweis

Spezifikationen können revidiert werden. Prüfen Sie vor der Designfreigabe mit LCRF den aktuellen Dokumentstand und die produktspezifischen Anforderungen. Das freigegebene Angebot und die Auftragsunterlagen definieren die gelieferte Konfiguration.