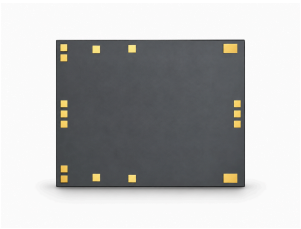
15000–17000 MHz GaN-MMIC-Leistungsverstärker als Bare Die

LCI-PA-15000-17000-PS45T-PG24T ist ein GaN-MMIC-Leistungsverstärker als ungehäuster Chip für 15000–17000 MHz. Er unterstützt Pulsbetrieb.

Pulsbetrieb: PSAT: 45 dBm (typisch); Leistungsverstärkung: 24 dB (typisch); PAE: 43 % (typisch). Chipabmessungen: 3.1 × 2.45 × 0.08 mm.



RF-Kennwerte

TA = +25 °C; Vd = +28 V; Vg = -2.2 V; Pulsbetrieb

Parameter	Symbol	Minimum	Typisch	Maximum	Einheit
Betriebsfrequenz	f	15000	-	17000	MHz
Sättigungsausgangsleistung	Psat	-	45	-	dBm
Leistungsverstärkung	Gp	-	24	-	dB
Welligkeit der Leistungsverstärkung	ΔGp	-	±0.3	-	dB
Leistungsaddierte Effizienz	PAE	-	43	-	%
Eingangs-VSWR	VSWR(in)	-	-	2	-

DC-Bias und Strom

TA = +25 °C

Parameter	Symbol	Minimum	Typisch	Maximum	Einheit
Drainspannung	Vd	24	28	32	V
Gatespannung	Vg	-2.4	-2.2	-1.8	V
Drain-Ruhestrom	Id	-	0.3	-	A
Dynamischer Drainstrom	Idd	-	2.7	-	A
Dynamischer Gatestrom	Igg	-	0.5	5	mA

Grenzwerte

Parameter	Symbol	Minimum	Typisch	Maximum	Einheit
Maximale Drain-Source-Spannung	Vd	-	-	32	V
Minimale Gate-Vorspannung	Vg	-5	-	-	V
Maximale Eingangsleistung	Pin	-	-	24	dBm
Lagertemperatur	TSTG	-65	-	150	°C
Maximale Kanaltemperatur	Top	-	-	225	°C

Chipabmessungen

Parameter	Wert	Einheit
Chipabmessungen	3.1 × 2.45 × 0.08	mm

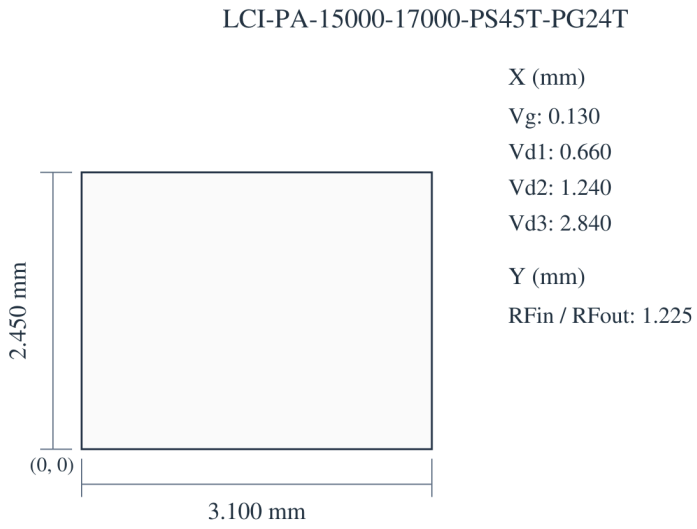
Aktueller Publikationsstand · 1.6 · 2026-11-12. Produktbeschreibung oder redaktionelle Inhalte wurden aktualisiert. Ersetzt Revision 1.5.

Chipintegration und Bias-Reihenfolge

Integrierte DC-Sperrkondensatoren: RFin / RFout. DC-Pfad nach Masse: RFin → GND. Separate Charakterisierung: Vd = +28 V; Vg = -2.2 V; τ = 100 µs; D = 10%. Zuerst Gate-, dann Drain-Vorspannung anlegen. Zuerst Drain-, dann Gate-Vorspannung entfernen. Eine beidseitige Bias-Zuführung wird empfohlen.

Mechanische Maßzeichnung

Maßskizze mit Außenkontur und bemaßten Koordinaten in mm. Sie dient als Maßreferenz. Für Fertigung und Drahtbonden sind vollständige Zeichnungen erforderlich.

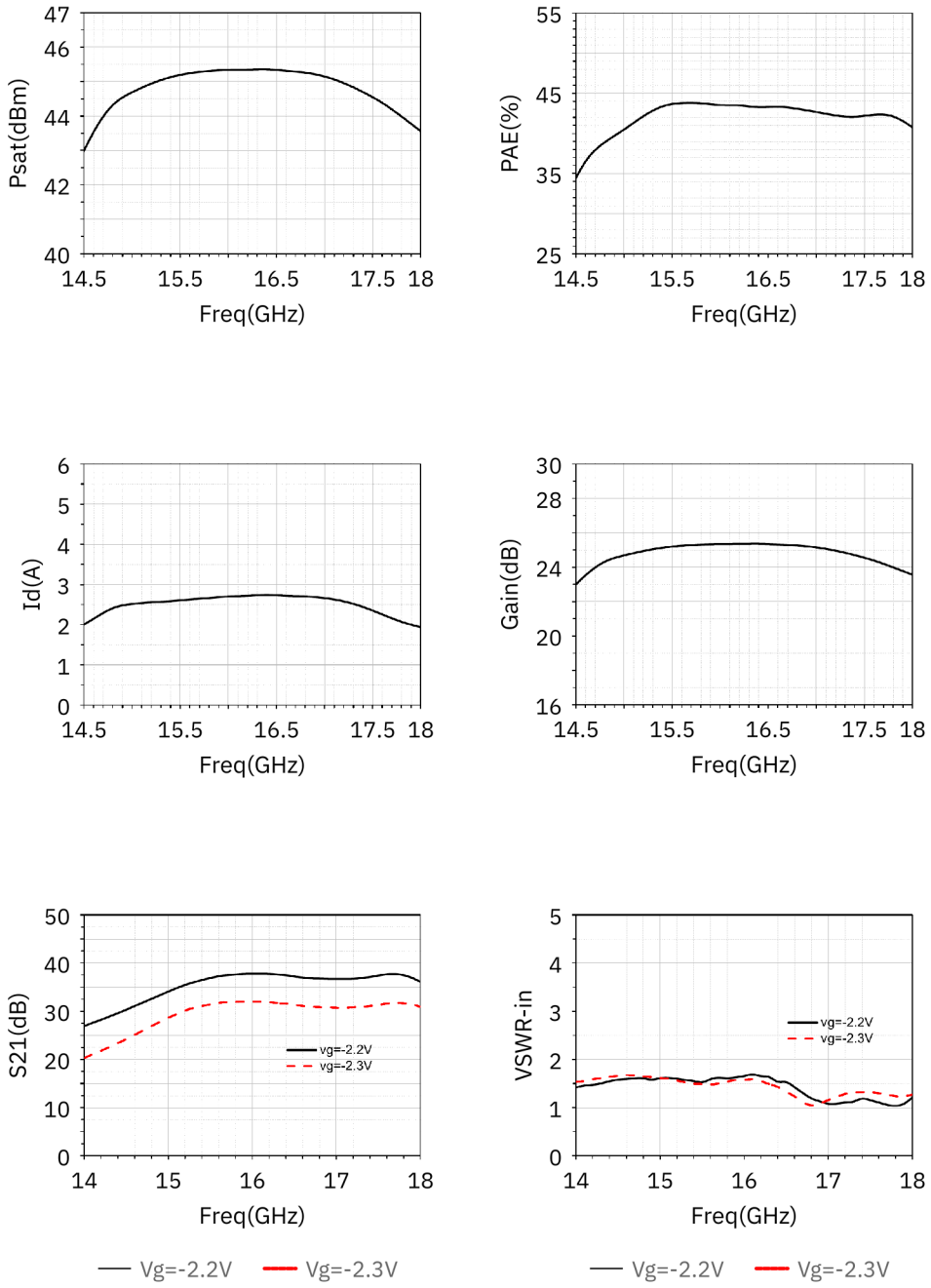


Kennlinien

Für jedes Diagramm gelten die jeweils angegebenen Betriebsbedingungen.

Sättigungsausgangsleistung; Leistungsaddierte Effizienz; Dynamischer Drainstrom; Leistungsverstärkung; Kleinsignalverstärkung; Eingangsanpassung.

Hinweise zur Abbildung: Vd=+28V; Vg=-2.2V. Diagramme 1–4: Pin = 20 dBm. Diagramme 5–6: Pin = -20 dBm; Vg = -2.2/-2.3 V.



Dokumenthinweis

Spezifikationen können revidiert werden. Prüfen Sie vor der Designfreigabe mit LCRF den aktuellen Dokumentstand und die produktspezifischen Anforderungen. Das freigegebene Angebot und die Auftragsunterlagen definieren die gelieferte Konfiguration.