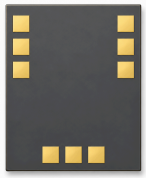
2700–3500 MHz GaAs-IPD-Leistungsteilerchip mit 2 Ausgängen und 0° Phase

LCDIV-2700-3500-2WAY ist ein GaAs-IPD-Leistungsteilerchip mit 2 Ausgängen und 0° Phase für 2700–3500 MHz.

Isolation: 30 dB (typisch); Eingangs-VSWR: 1.1 (typisch); Ausgangs-VSWR: 1.1 (typisch). Chipabmessungen: 0.9 × 1.1 × 0.1 mm.



RF-Kennwerte

TA = +25 °C

Parameter	Symbol	Minimum	Typisch	Maximum	Einheit
Betriebsfrequenz	-	2700	-	3500	MHz
Isolation	-	-	30	-	dB
Eingangs-VSWR	-	-	1.1	-	-
Ausgangs-VSWR	-	-	1.1	-	-

Grenzwerte

Parameter	Symbol	Minimum	Typisch	Maximum	Einheit
Maximale Eingangsleistung	-	-	-	30	dBm

Umgebungsbedingungen

Parameter	Symbol	Minimum	Typisch	Maximum	Einheit
Lagertemperatur	-	-65	-	150	°C
Betriebstemperatur	-	-55	-	85	°C

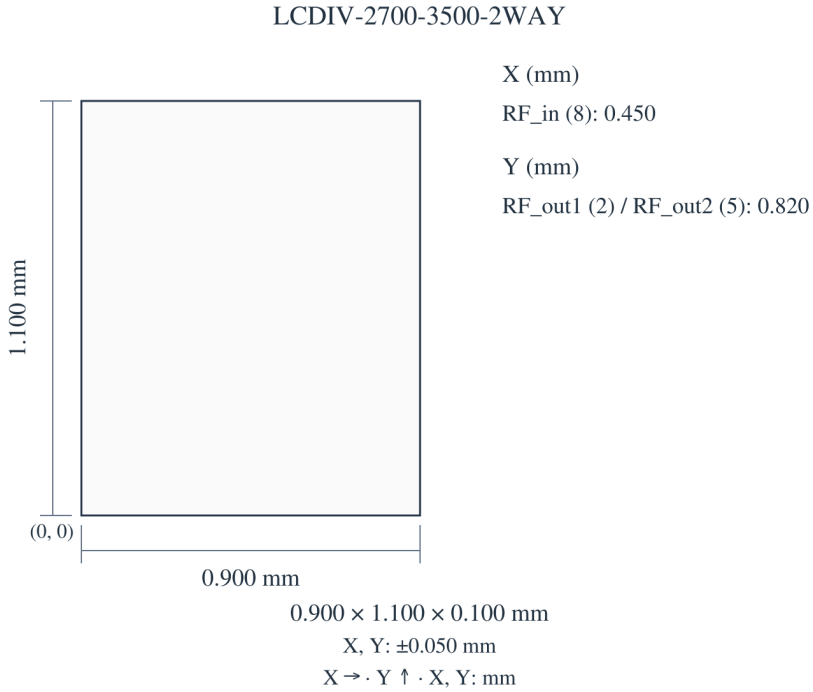
Bondpad-Belegung

Anschlüsse	Symbol	Funktion	Hinweise
1, 3, 4, 6, 7, 9	GND	Masse; kein Bonddraht erforderlich	-
2	RFout1	RF-Ausgang	1
5	RFout2	RF-Ausgang	2
8	RFin	RF-Eingang	-

Chipabmessungen

Parameter	Wert	Einheit
Chipabmessungen	0.9 × 1.1 × 0.1	mm

Maßskizze mit ausgewählten Abmessungen in mm. Für Fertigung und Drahtbonden sind vollständige Zeichnungen erforderlich.



Aktueller Publikationsstand · 1.6 · 2026-11-12. Produktbeschreibung oder redaktionelle Inhalte wurden aktualisiert. Ersetzt Revision 1.5.

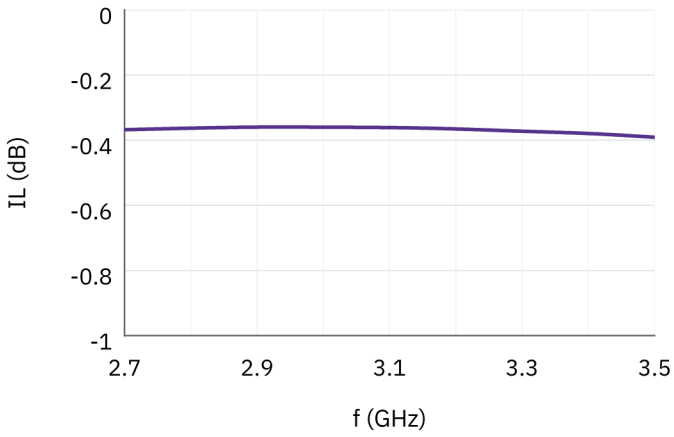
Kennlinien

Beachten Sie die bei jeder Abbildung angegebenen Betriebsbedingungen.

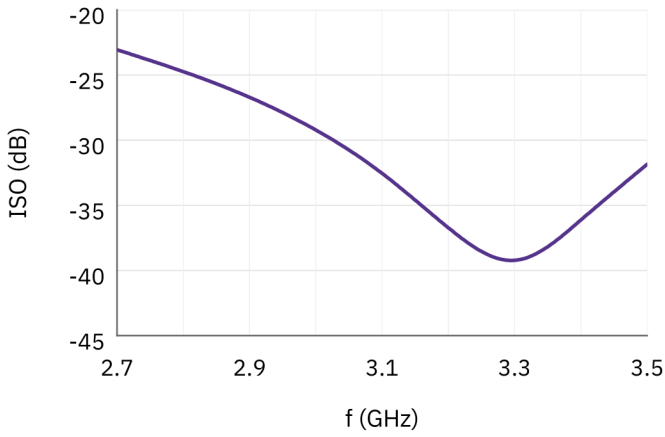
Einfügedämpfung; Isolation; Eingangsanpassung; Ausgangsanpassung.

Die ablesbaren Werte sind Näherungswerte.

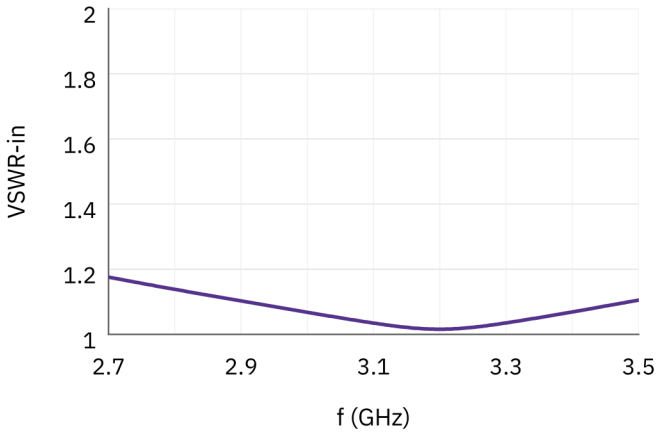
IL



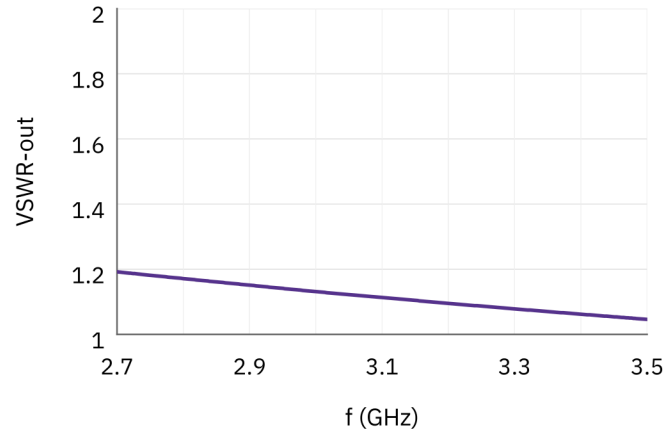
ISO



VSWR-in



VSWR-out



Dokumenthinweis

Spezifikationen können revidiert werden. Prüfen Sie vor der Designfreigabe mit LCRF den aktuellen Dokumentstand und die produktspezifischen Anforderungen. Das freigegebene Angebot und die Auftragsunterlagen definieren die gelieferte Konfiguration.