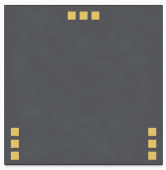
2000–18000 MHz GaAs-IPD-Leistungsteilerchip mit 2 Ausgängen und 0° Phase

LCDIV-2000-18000-2WAY-D-S2X2 ist ein GaAs-IPD-Leistungsteilerchip mit 2 Ausgängen und 0° Phase für 2000–18000 MHz.

Isolation: 20 dB (typisch); Eingangs-VSWR: 1.3 (typisch); Ausgangs-VSWR: 1.3 (typisch). Chipabmessungen: 2 × 2 × 0.1 mm.



RF-Kennwerte

TA = +25 °C

Parameter	Symbol	Minimum	Typisch	Maximum	Einheit
Betriebsfrequenz	-	2000	-	18000	MHz
Isolation	-	-	20	-	dB
Eingangs-VSWR	-	-	1.3	-	-
Ausgangs-VSWR	-	-	1.3	-	-

Grenzwerte

Parameter	Symbol	Minimum	Typisch	Maximum	Einheit
Maximale Eingangsleistung	-	-	-	30	dBm

Umgebungsbedingungen

Parameter	Symbol	Minimum	Typisch	Maximum	Einheit
Lagertemperatur	-	-65	-	150	°C
Betriebstemperatur	-	-55	-	85	°C

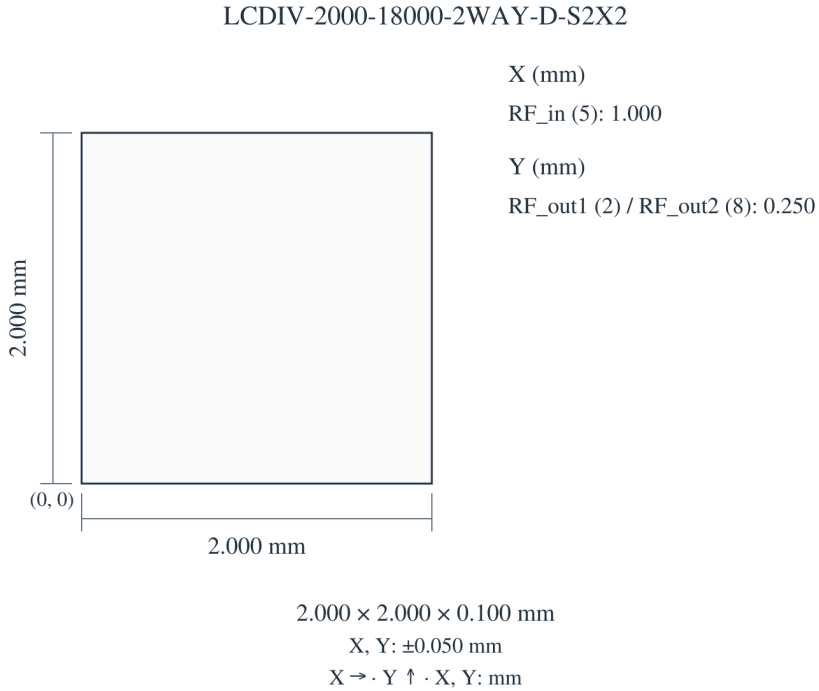
Bondpad-Belegung

Anschlüsse	Symbol	Funktion	Hinweise
1, 3, 4, 6, 7, 9	GND	Masse; kein Bonddraht erforderlich	-
2	RFout1	RF-Ausgang	1
8	RFout2	RF-Ausgang	2
5	RFin	RF-Eingang	-

Chipabmessungen

Parameter	Wert	Einheit
Chipabmessungen	2 × 2 × 0.1	mm

Maßskizze mit ausgewählten Abmessungen in mm. Für Fertigung und Drahtbonden sind vollständige Zeichnungen erforderlich.



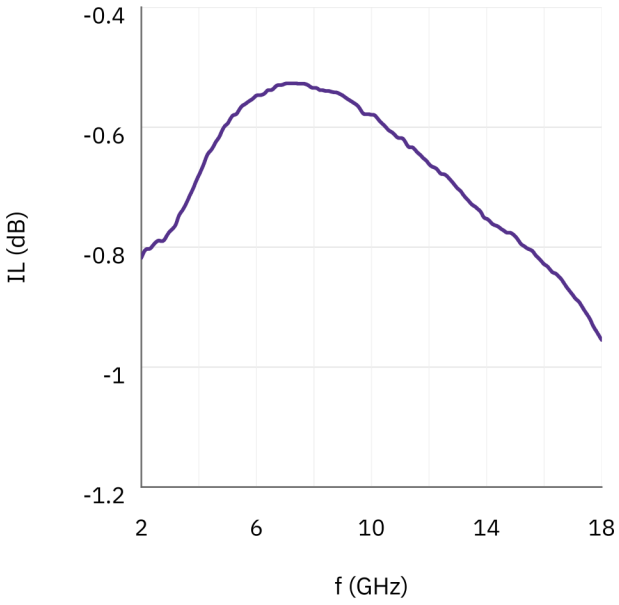
Aktueller Publikationsstand · 1.6 · 2026-11-12. Produktbeschreibung oder redaktionelle Inhalte wurden aktualisiert. Ersetzt Revision 1.5.

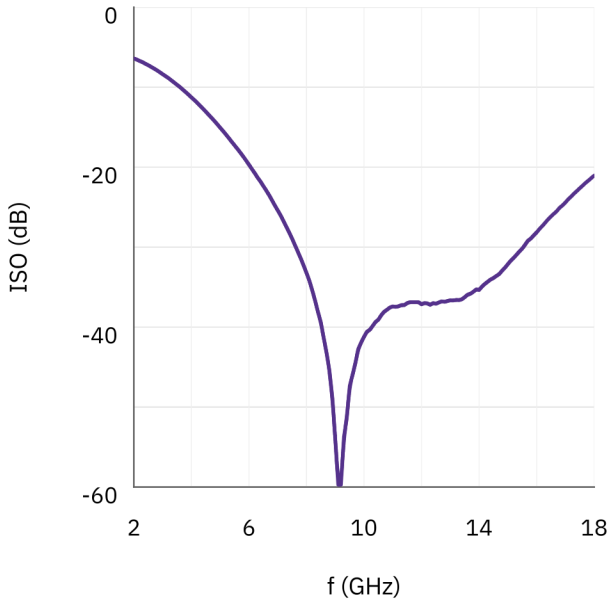
Kennlinien

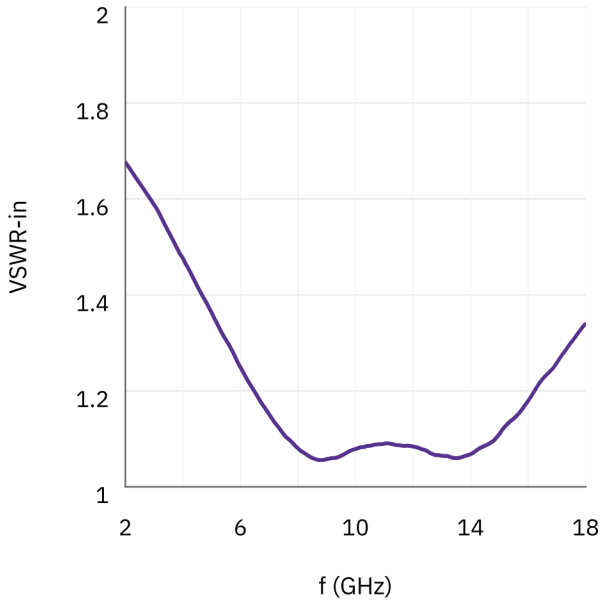
Beachten Sie die bei jeder Abbildung angegebenen Betriebsbedingungen.

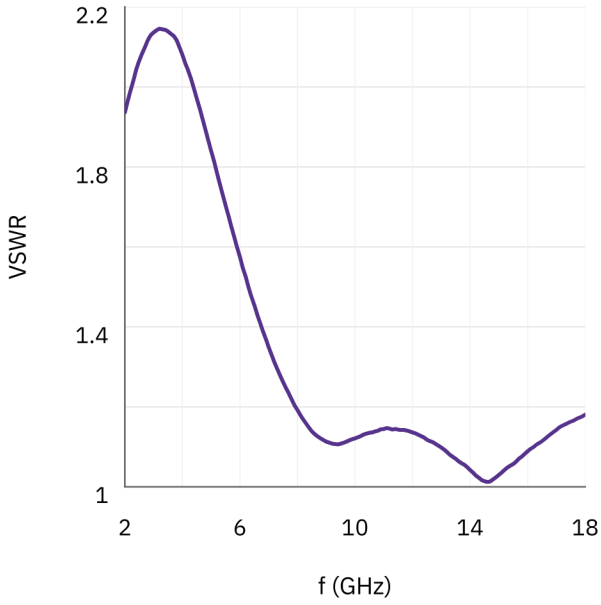
Einfügedämpfung; Isolation; Eingangsanpassung; VSWR.

Die ablesbaren Werte sind Näherungswerte. Das zweite VSWR-Diagramm ist nicht zur Beurteilung der Anpassung eines einzelnen Ports bestimmt.









Dokumenthinweis

Spezifikationen können revidiert werden. Prüfen Sie vor der Designfreigabe mit LCRF den aktuellen Dokumentstand und die produktspezifischen Anforderungen. Das freigegebene Angebot und die Auftragsunterlagen definieren die gelieferte Konfiguration.