

SPDT MMIC شريحة عارية لمفتاح 1000–12000 MHz GaN

فقد الإدخال: 1 dB (نموذجي); العزل: 34 dB (أدنى) / 63 dB (أقصى); قدرة الدخل عند انضغاط 0.2 dB: 43 dBm (نموذجي). أبعاد الشريحة: 2.45 × 1.2 × 0.1 mm.



RF · TA = +25 °C خصائص

المعامل	الرمز	الحد الأدنى	القيمة النموذجية	الحد الأقصى	القيمة	الوحدة
تردد التشغيل	-	1000	-	12000	1000-12000	MHz
فقد الإدخال	-	-	1	-	-	dB
العزل	-	34	-	63	-	dB
قدرة الدخل عند انضغاط 0.2 dB	-	-	43	-	-	dBm
زمن التبديل	-	-	10	-	-	ns

انحياز DC والتيارات

المعامل	الرمز	الحد الأدنى	القيمة النموذجية	الحد الأقصى	القيمة	الوحدة
جهد التحكم	-	-	-	-	V1 = -28 V; V2 = 0 V (RFC ↔ RF1)	-
جهد التحكم	-	-	-	-	V1 = 0 V; V2 = -28 V (RFC ↔ RF2)	-

القيم الحدية

المعامل	الرمز	الحد الأدنى	القيمة النموذجية	الحد الأقصى	الوحدة
أدنى انحياز للبوابة	-	-60	-	-	V
أقصى قدرة دخل	-	-	-	43	dBm

المواصفات البيئية

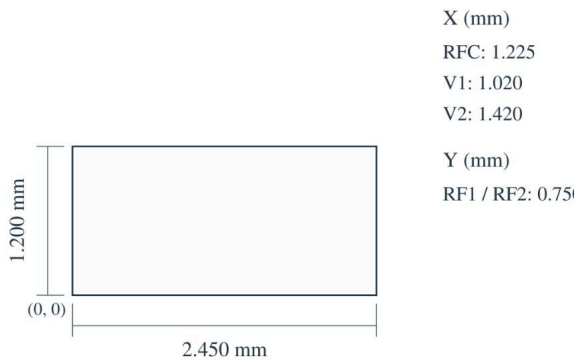
المعامل	الرمز	الحد الأدنى	القيمة النموذجية	الحد الأقصى	الوحدة
درجة حرارة التخزين	-	-65	-	150	°C
درجة حرارة التشغيل	-	-55	-	85	°C

أبعاد الشريحة

المعامل	القيمة	الوحدة
أبعاد الشريحة	$2.45 \times 1.2 \times 0.1$	mm

مخطط الأبعاد الميكانيكية

LCI-SW-1000-12000-SPDT

 $2.450 \times 1.200 \times 0.100$ mmX, Y: ± 0.100 mmX $\rightarrow$ · Y $\uparrow$ · X, Y: mm

جميع الأبعاد بوحدة [in].mm

تعيين نقاط الربط

الأطراف	الرمز	mm
1	RFC	0.120×0.080
2, 3	RF1, RF2	0.120×0.080
4, 5	V1, V2	0.100×0.100

سجل الإصدار الحالي · 2026-10-27 · 1.3. تم تحديث وصف المنتج أو المحتوى التحريري. يحل محل المراجعة 1.2.

دمج الشريحة وتسلسل الانحياز

لا تحتاج منافذ RF إلى مكثفات حجب DC خارجية. تستخدم الشريحة تحكم بوابة 0/-28 V؛ يتطلب التحكم TTL دائرة قيادة خارجية.

نطاق المرجع الميكانيكي

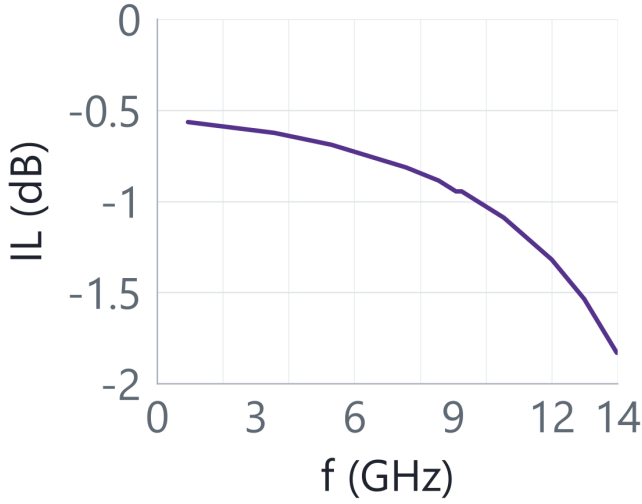
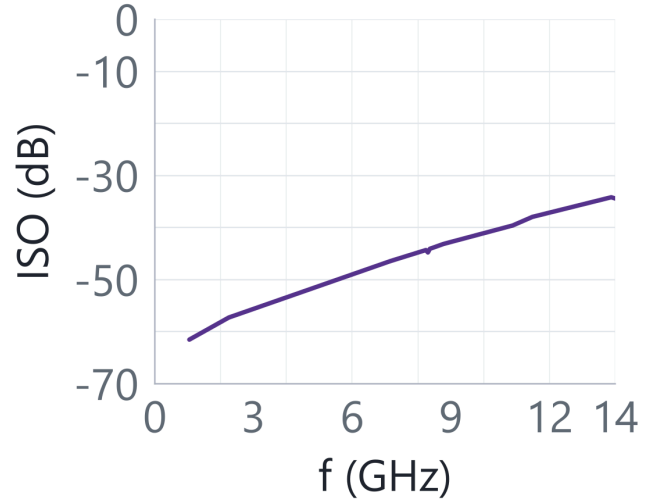
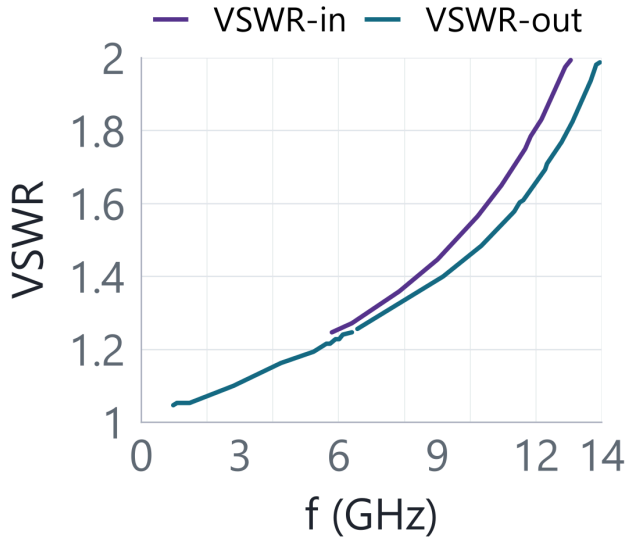
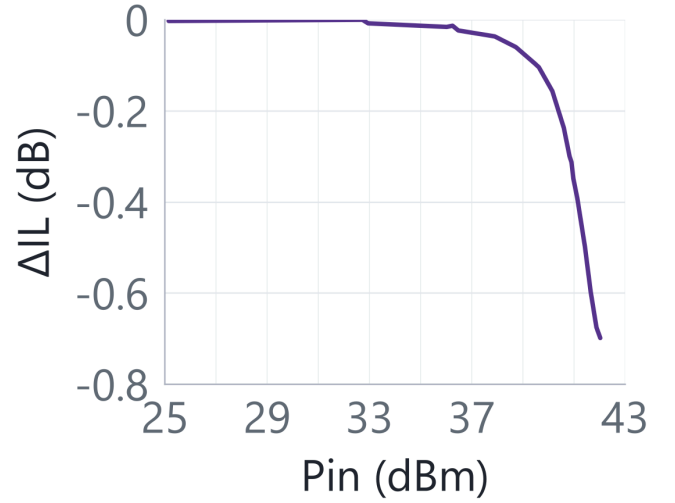
مخطط المحيط الخارجي ومراجع الإحداثيات المحددة صراحةً في المصدر، بوحدة mm. ليس رسماً كاملاً للتصنيع أو التوصيل بالأسلاك.

منحنيات الأداء

رسوم من ورقة البيانات الأصلية. تُقرأ كل صورة مع مراعاة ظروف التشغيل المحددة لها.

مطابقة الدخل والخرج؛ العزل؛ فقد الإدخال؛ ΔIL (dB).

بيان الصفحة الأصلية: $TA=+25^{\circ}C$. أُعيد رسم المنحنى بعد رقمنتته من الصورة الأصلية؛ القيم المقروءة تقريبية. $f = 6\text{ GHz}$; $Pin = 25-43\text{ dBm}$. تحتفظ IL و ISO بإشارات dB السالبة في المصدر. يبين رسم الانضغاط ΔIL عند 6 GHz مقابل Pin ، دون تحديد عتبة انضغاط قدرها 1 dB.



[المصدر](#)

ملاحظة حول المستند

قد تخضع المواصفات للمراجعة. قبل اعتماد التصميم، تأكد من LCRF من مراجعة المستند الحالية والمتطلبات الخاصة بالمنتج. يحدد عرض السعر المعتمد ووثائق الطلب التكوين المؤرد.